

Semiconductor

Semiconductor :- Semiconductor एक ऐसा substance है जिसका resistivity (10^{-4} to $0.5 \Omega m$) के बीच होती है resistivity, Conductors और Insulators के बीच होती है इसलिए इसे Semiconductor कहते हैं।

ex. Germanium, Silicon

Properties of Semiconductors :-

(i) Semiconductor की Resistivity Insulators से ज्यादा होती है और Conductors से कम होती है।

(ii) Semiconductor एक Resistance का negative temperature Co-efficient of resistance होता है

i.e. Temperature increase करने के साथ-साथ Semiconductor का Resistivity decrease होती है। और Temperature decrease करने के साथ-साथ Semiconductor का Resistivity increase होती है।

ex. Germanium actually में एक Insulator है जो low temperature में Insulator की तरह काम करता है और high temperature में Conductor की तरह काम करता है।

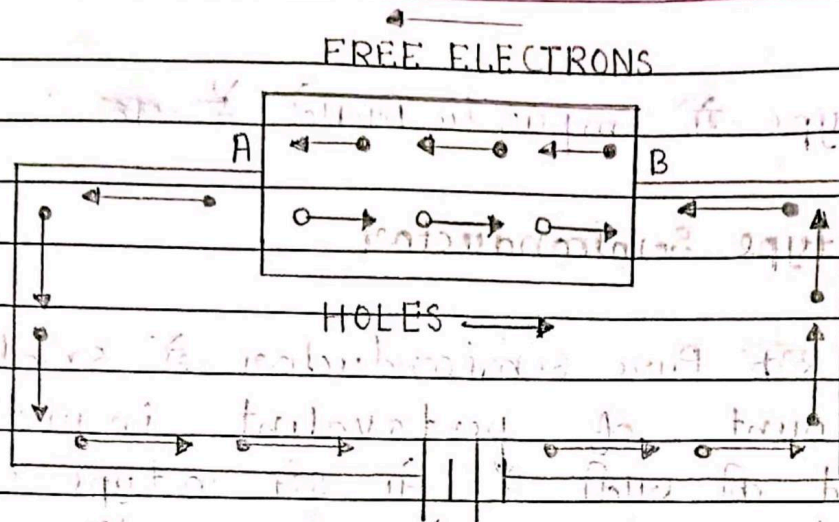
(iii) जब Semiconductor में हम Suitable metallic impurity (e.g. Arsenic, gallium etc) add करते हैं तो इसके हिसाब से ये अपनी conducting property को appreciably change करला है।

Intrinsic Semiconductor

Semiconductor के Pure form को Intrinsic Semiconductor कहते हैं।

Room temperature में जब Intrinsic Semiconductor को रखा जाता है तो यह hole और (i) electron के Pair बनाते हैं जब Intrinsic Semiconductor में electric field apply किया जाता है तो current का conduction दो process से होता है free electrons and holes.

free electrons का पैदा होना Thermal energy दिये जाने पर कुछ covalent bond के टूटने से होता है Same time में covalent bond के कारण hole भी create होते हैं। इसलिये हम कह सकते हैं कि electric field के influence में Semiconductor में conduction free electron or holes के दोनों के कारण होता है।



Extrinsic Semiconductor -

एक ऐसा Semiconductor जो Pure form of Semiconductor नहीं होता है जिसमें Impurity मिलाई जाती है ऐसे Semiconductor को Extrinsic Semiconductor कहते हैं।

इस Process में Semiconductor में जो Impurity मिलाई जाती है उसे हम Dopping कहते हैं। इस Impurity को add करने की जरूरत यह होती है कि free electrons और holes की संख्या को बढ़ा सके।

Impurity के type के depending Extrinsic Semiconductor को दो type में Classify किया जाता है।

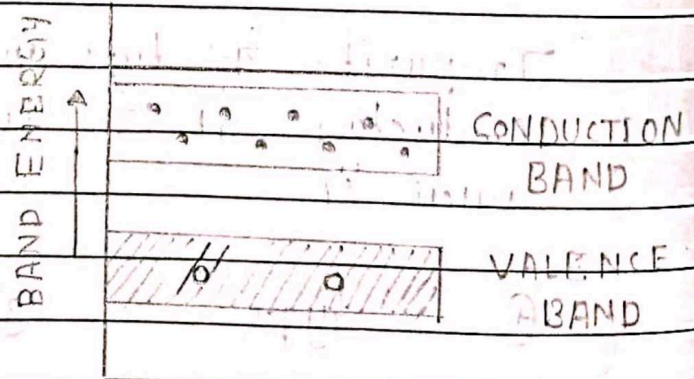
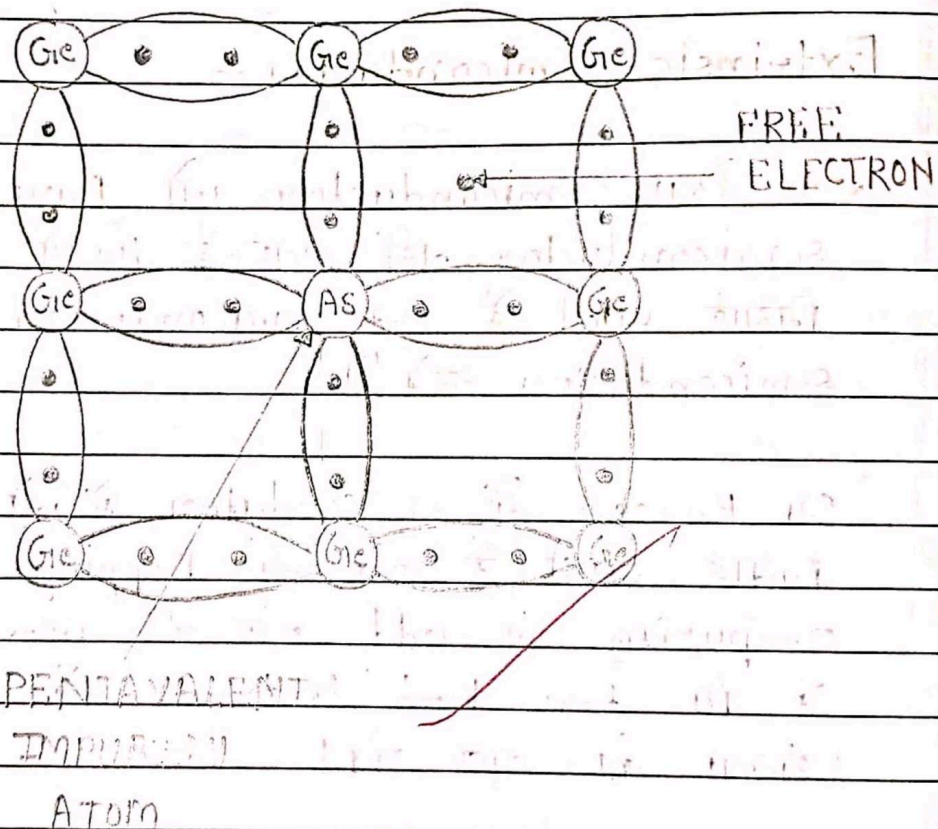
① n type

② P type

n-type में Impurity मिलाते हैं वह

n-type Semiconductor

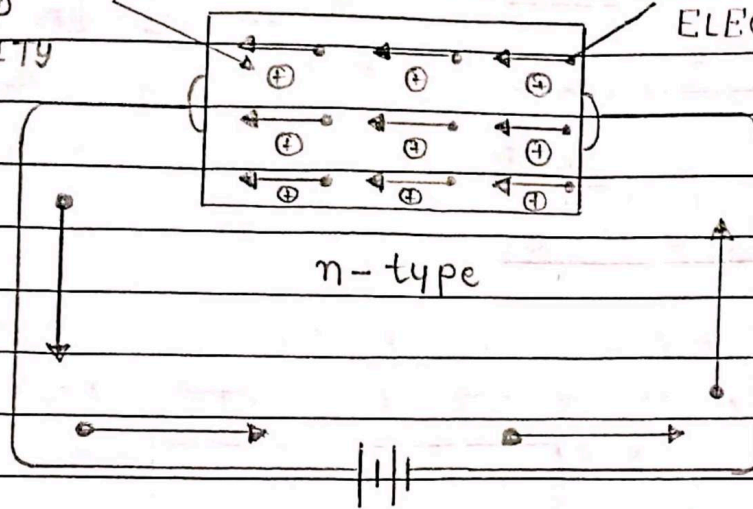
जब एक Pure Semiconductor में small amount of pentavalent impurity add की जाती है तो इसे n-type Semiconductor के रूप में जाना जाता है।



Teacher's Signature.....

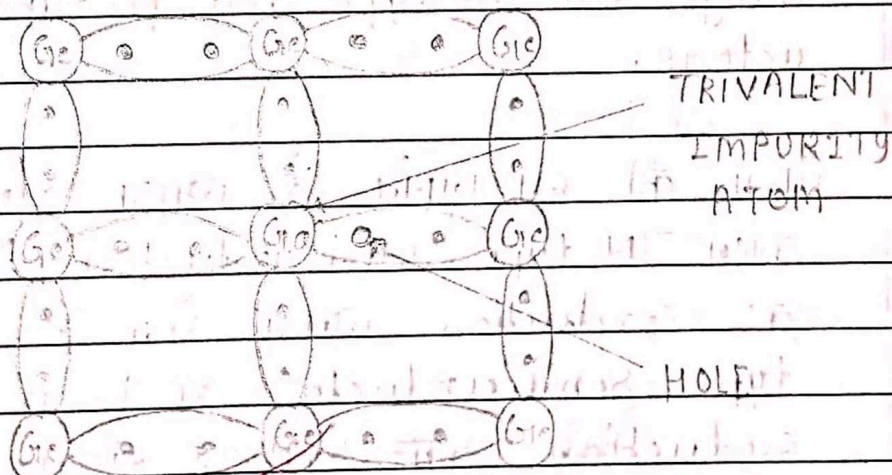
POSITIVELY
CHARGED
IMPURITY
ATOM

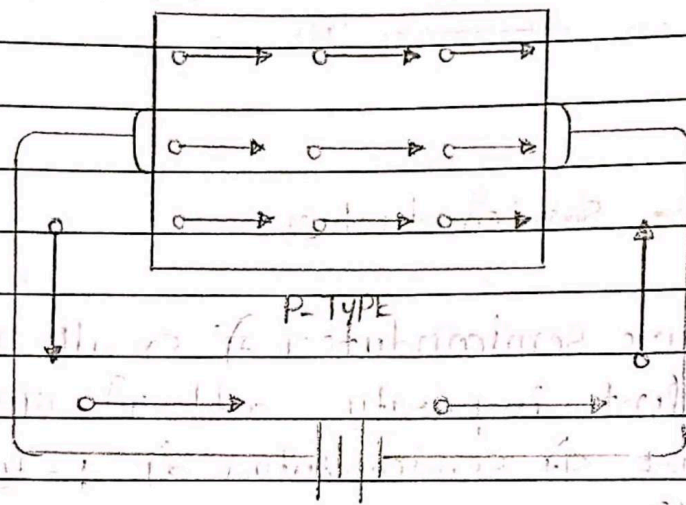
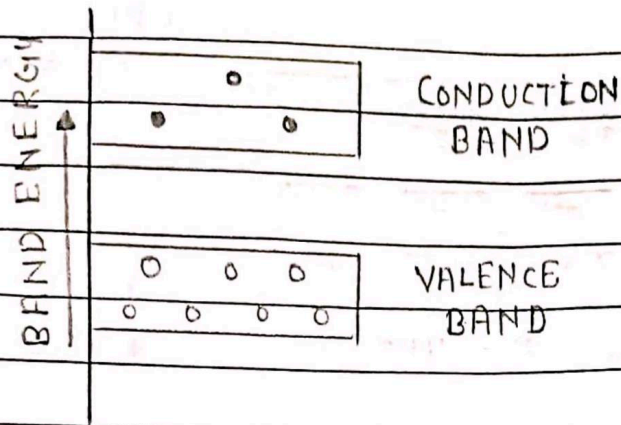
FREE
ELECTRON



P-type Semiconductor

जब Pure Semiconductor में small amount of trivalent impurity add की जाती है तो इस तरह बने Semiconductor को p-type semiconductor कहते हैं।





Charge on n-type and p-type Semiconductors.

जैसा की हम जानते हैं ज्यादा electrons के कारण N-type Semiconductor में current का conduction ज्यादा होता है जबकि P-type Semiconductor में holes की कारण conduction कम होता है संख्या ज्यादा होती है पढ़ने में हमें ऐसा लगता है जब n-type में negative charge होता है और P-type में Positive charge होता है पर यह conclusion गलत है।

ये सत्य है कि n-type Semiconductor में electron ज्यादा होते हैं लेकिन ये extra electron atoms के द्वारा Supply किये जाते हैं। जो कि donor - Impurity of atom electrically neutral होता है। जब excess electrons Impurity atom add की जाती है। तो semiconductor crystal के co-valent bonds को number of electron के द्वारा feel किया जाता है। ये जो extra electron होते हैं ये free electron होते हैं जो की semiconductor की conductivity को बढ़ाते हैं। ये situation p-type Semiconductor के लिए भी लागू होती है। यह n-type semiconductor को follow follow करता है इसलिए p-type semiconductor electrically neutral होता है।

Majority and Minority Carriers

हम जानते हैं कि effect of impurity, n-type semiconductor में a large number of free electrons release होते हैं।

और p-type semiconductor में a large number of holes होते हैं।

लेकिन हमें यह याद है कि thermal effect के कारण semiconductor में electron-hole pairs - release होते हैं जब n-type semiconductor

electron और holes दोनों ही present होते हैं।

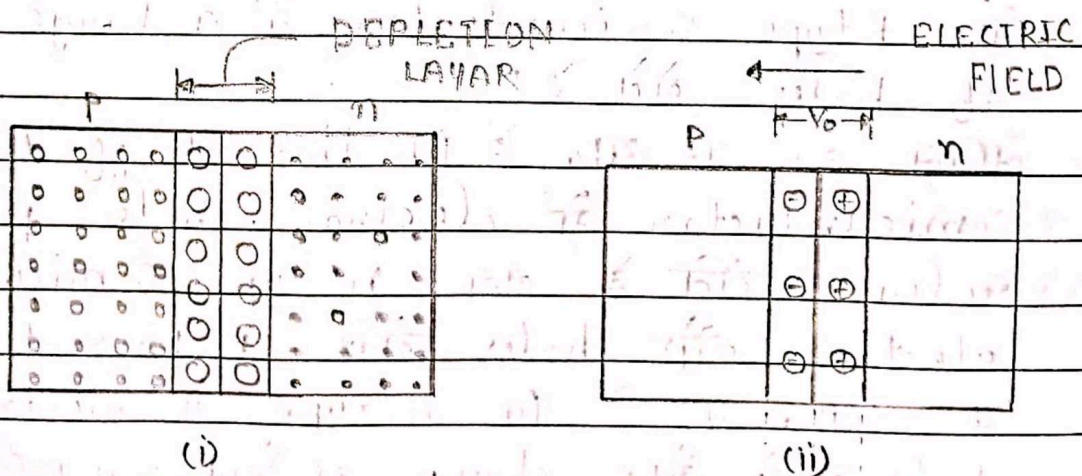
पर सवाल यह है कि n-type में electron और holes में से कौन charge को कौन ज्यादा carry करेगा और कौन कम तो इसका जवाब यह है कि n-type

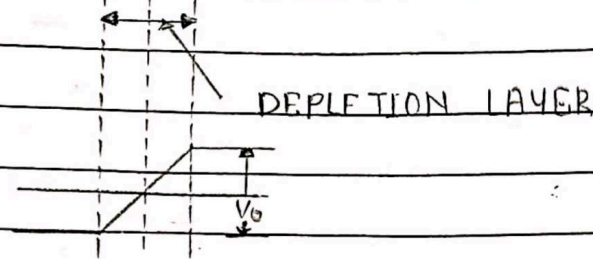
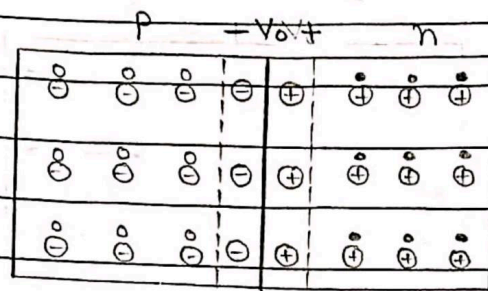
Semiconductor में Number of electron ज्यादा होता है इसलिए electron majority charge carriers होगा और इसी Semiconductor में Number of holes कम होते हैं इसलिए holes minority charge carriers होगा।

इसी प्रकार P-type Semiconductor में Number of holes ज्यादा होता है इसलिए P-type Semiconductor में majority charge carriers holes होता है और P-type Semiconductor में number of electron कम होता है इसलिए P-type Semiconductor में minority charge carriers electron होता है।

PN - Junction

जब P-Type व N-Type Semiconductor को Join किया जाता है तब जो Contact surface बनता है तब उसे PN - Junction कहते हैं।





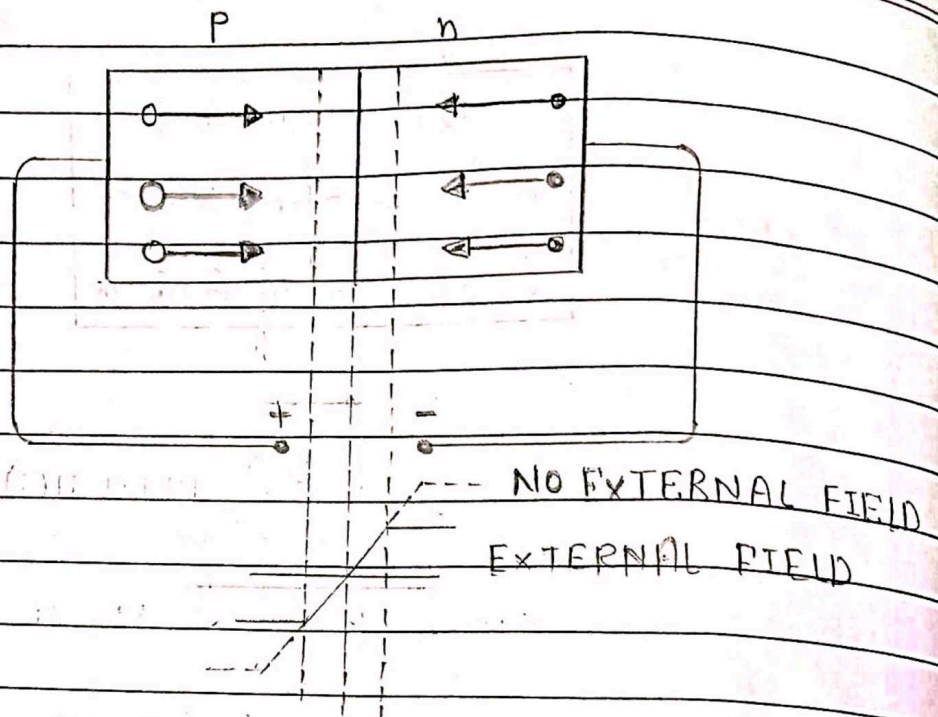
1. Forward biasing -

जब हम Junction में external DC Voltage apply करते हैं तो वो इस Direction में होता है कि वो Potential Barrier को cancel कर सके और current को flow होने की permission देता है। इसे हम forward Biasing कहते हैं।

(a) यहाँ Potential Barrier reduce हो जाता है और forward voltage इसे eliminate कर देता है।

(b) यहाँ Junction, current flow को low resistance offer करता है।

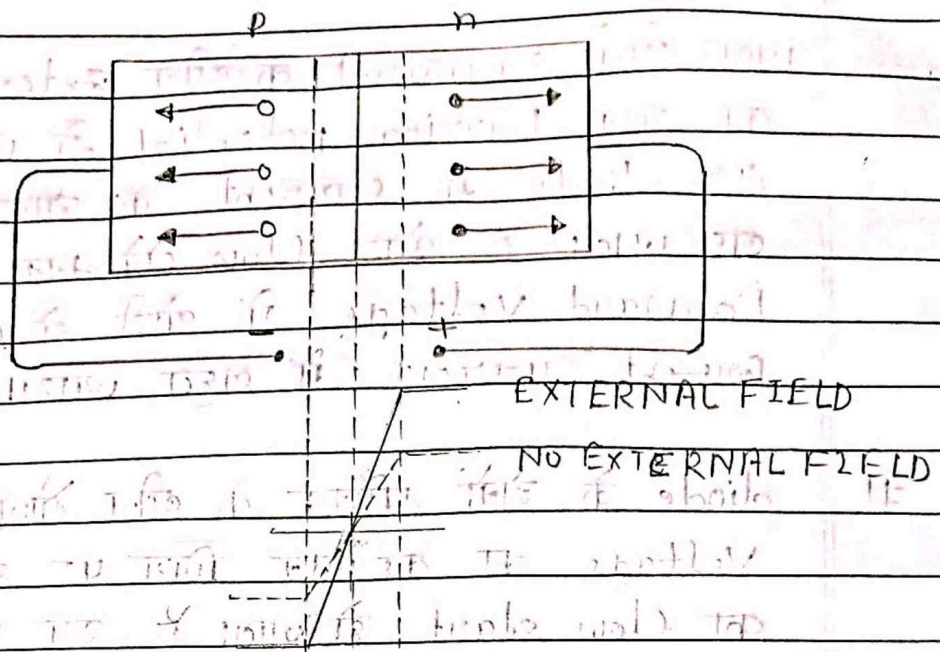
(c) low resistance path होने के कारण ही circuits में current का flow होता है। इस current का magnitude applied forward voltage पर depend करता है।



Reverse Biasing :-

जब Junction में external DC voltage apply किया जाता है तो वो कुछ इस direction में होता है कि वो potential Barrier को increase कर देता है और current flow करने की permission नहीं देता इसे हम Reverse Biasing कहते हैं।

- Potential Barrier increase
- current flow Junction बहुत high resistance (Reverse Resistance R_R) offer करेगा।
- high resistance path होने के कारण circuit में कोई भी current flow नहीं होगा।



Volt-Ampere characteristics of p-n Junction

Forward या Reverse bias में external Voltage के कारण, diode से flow होने वाली Current और वोल्टेज के बीच के Relation को एक ग्राफ द्वारा दिखाया जाता है। इस प्रकार ग्राफ द्वारा Voltage और Current को दिखाना diode का या P-n Junction का VT characteristics कहलाता है।

Forward Bias -

जब diode को Forward Bias mode में जोड़ा जाता है तब अचानक से diode से current flow नहीं होने लगता है। diode के दोनों terminal के बीच - external Voltage का मान जब तक Barrier potential से ज्यादा नहीं हो जाता है तब तक diode से current का flow नहीं होता है। Barrier potential को ऊपर के ग्राफ में बिंदु A द्वारा दिखाया गया है।

जब दोनों Terminal के बीच External Voltage का मान Barrier potential से ज्यादा होता है तब diode से Current का मान अचानक से बढ़ जाता है और flow होने लगता है। इसके बाद Forward Voltage में थोड़ी से बढ़ोतरी होने पर Current में बहुत ज्यादा बढ़ोतरी होती है।

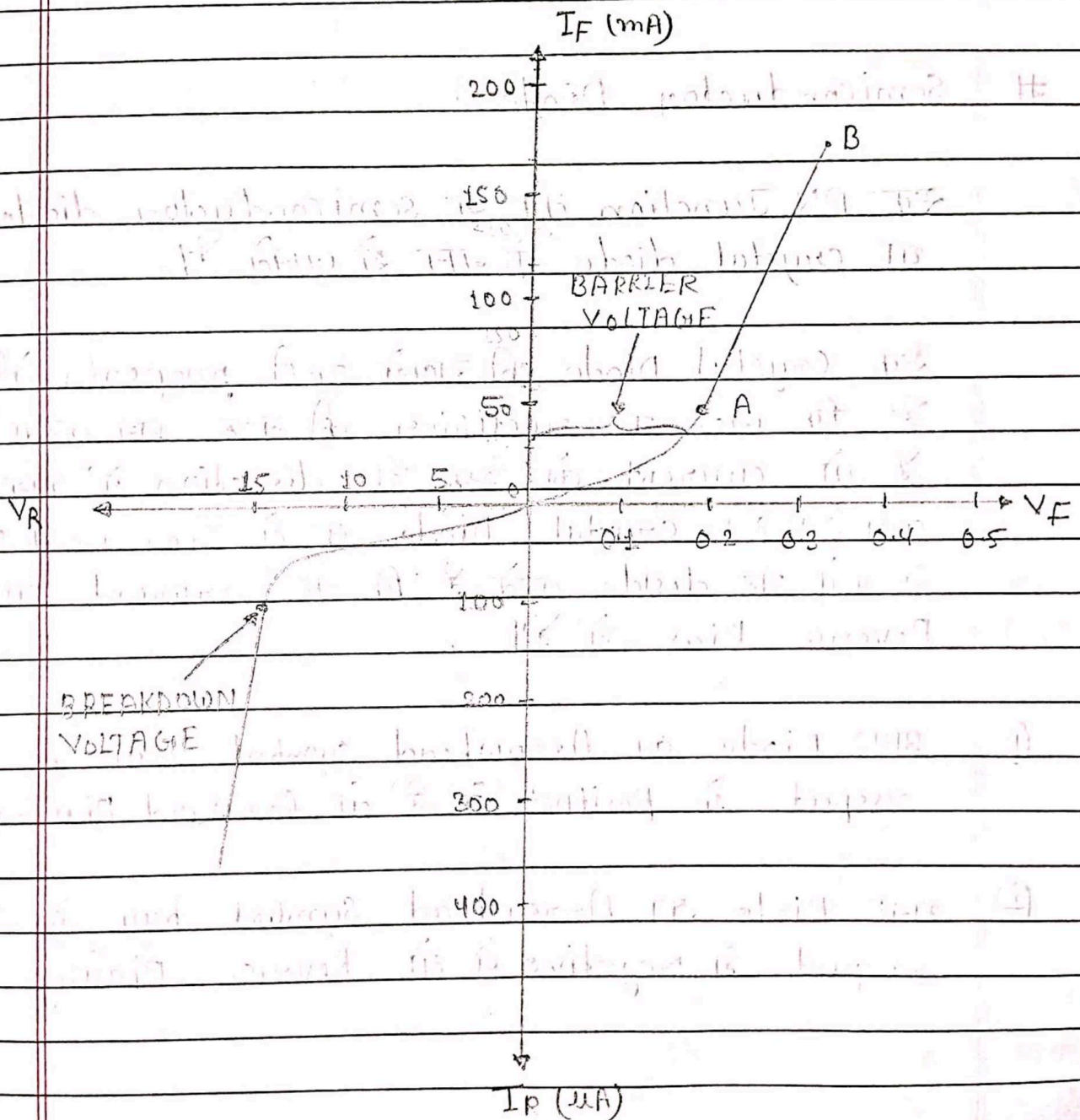
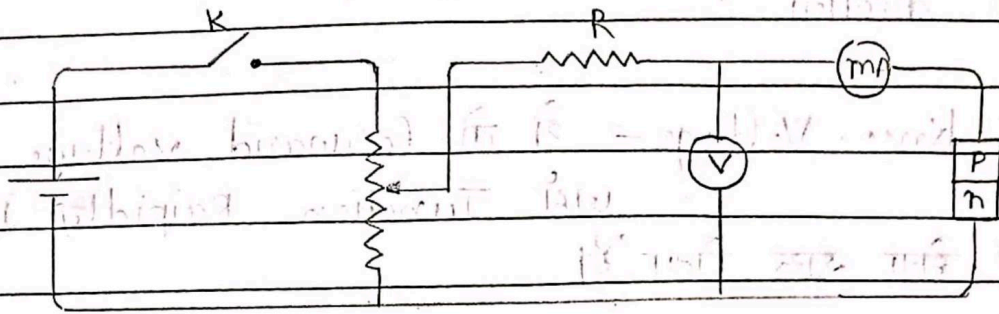
diode के दोनों Terminal के बीच मौजूद Forward Voltage का वह मान जिस पर शुरुआत से Current का flow start हो जाता है उस Voltage के मान को Knee Voltage कहा जाता है।

Reverse Bias -

जब diode को Reverse Bias mode में जोड़ा जाता है तब PN Junction पर मौजूद Depletion layer की चौड़ाई बढ़ने लगती है जिससे Depletion layer के दोनों तरफ मौजूद charge carriers PN Junction से दूर आगे बढ़ते हैं। इसी कारण Reverse Bias में diode से Current flow नहीं होती है।

लेकिन यदि diode के दोनों Terminal के बीच मौजूद Reverse Voltage को लगातार बढ़ाते रहे तब एक समय बाद diode से Current का flow होने लगता है। इस Reverse Voltage को Breakdown Voltage कहते हैं।

Voltage का वह मान जिस पर Reverse bias mode में diode से current flow होने लगता है। Voltage का यह मान Breakdown Voltage कहलाता है।



Breakdown Voltage - वो Reverse Reverse Voltage जहाँ PN Junction Breakdown हो जाता है Breakdown Voltage कहलाता है

Knee Voltage - ये वो forward voltage है जहाँ Junction Rapidly increase होना शुरू होता है।

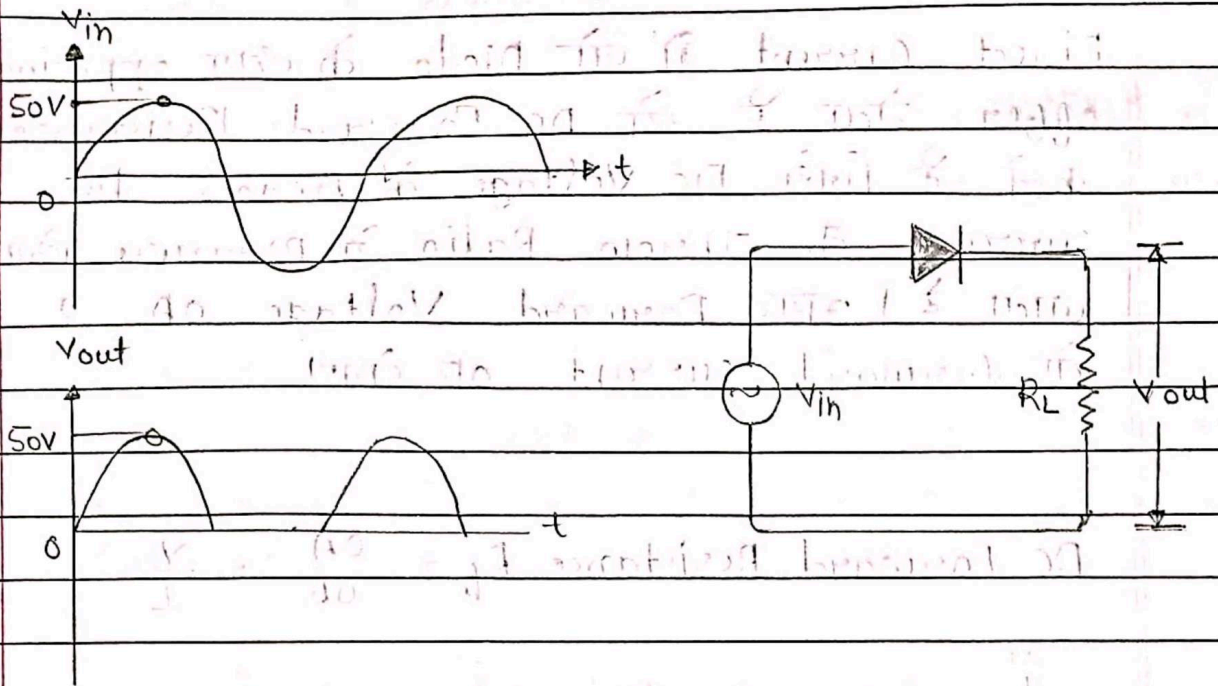
Semiconductor Diode

एक PN Junction को हम Semiconductor diode या Crystal diode के नाम से जानते हैं।

एक Crystal Diode की सबसे अच्छी property होती है कि जब यह Rectifier की तरह काम करता है तो current को एक ही direction में काम करने देता है। Crystal Diode के दो Terminal होते हैं जो यह decide करते हैं कि वह forward या Reverse Bias में है।

- ① अगर Diode का Arrowhead symbol bar के aspect में Positive में है तो forward Biasing
- ② अगर Diode का Arrowhead symbol bar के aspect में Negative हो तो Reverse Biasing

Crystal Diode as a Rectifier



Forward Resistance :-

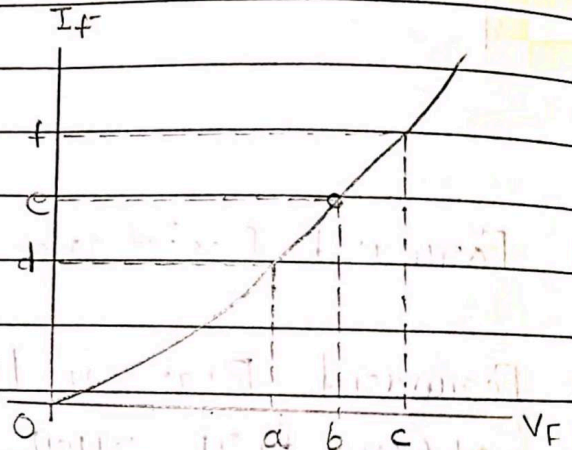
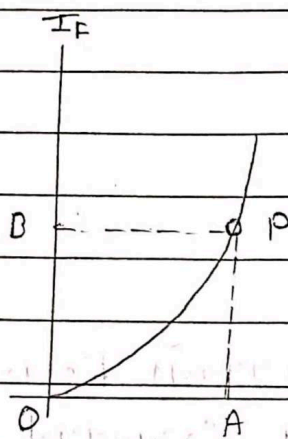
Forward Bias में diode के द्वारा जो Resistance offer किया जाता है उसे हम forward Resistance कहते हैं। ये Resistance Direct current flow या changing current के लिए Same नहीं होती ये Resistance दो Type के होते हैं :-

- ① DC Forward Resistance
- ② AC Forward Resistance

DC Forward Resistance :-

Direct current में जो Diode के द्वारा opposition offer होता है उसे DC Forward Resistance कहते हैं जिसे DC Voltage के Across DC current के Throu Ratio से measure किया जाता है। अगर Forward Voltage OA है तो forward current OB होगा।

$$\text{DC Forward Resistance } R_F = \frac{OA}{OB} = \frac{V}{I}$$



DC Forward Resistance AC Forward Resistance

AC Forward Resistance :-

Changing forward current के कारण Diode के द्वारा जो opposition offer किया जाता है उसे AC Forward Resistance कहते हैं।

$$\text{AC Forward Resistance } - r_f = \frac{oa - oc}{of - od} = \frac{ac}{df}$$

अगर Diode AC Voltage के साथ deal कर रहा हो तो AC Forward Resistance ज्यादा significant होगी।

अगर Phase किसी भी instance पर operating point में है तो forward Voltage ob होगा व forward current oc होगा।

Forward Resistance प्राप्त करने के लिए Forward Voltage को operating point के दोनों तरफ vary करा सकते हैं Forward Voltage oa is circuit current, is od forward Voltage.

अतः AC Forward Resistance is $r_f = \frac{oa - oc}{of - od} = \frac{ac}{df}$

Reverse Resistance :-

Reverse Resistance Reverse Bias के condition में diode को जो Resistance offer होगा है उसे Reverse Resistance कहते हैं ये DC Reverse Resistance भी हो सकता है व AC Reverse Resistance भी हो सकता है जो कि Reverse Bias के direct व changing पर depend होगा।

Ideally अगर हम देखें तो Diode का Resistance infinity होगा है।

Important Terms -

(i) Forward current :-

वह maximum current जो forward bias में diode से flow हो सकती है बिना diode को नुकसान पहुँचाये forward current कहलाता है। अगर forward current को इस maximum current से बढा दे तो diode destroy हो जायेगा।

(ii) Peak inverse Voltage :-

यह वह maximum ^{Reverse} Voltage है जिसको एक diode Junction को destroy किये बिना सहन कर सकता है।

(iii) Reverse current or leakage current :-

जब diode Reverse bias में होता है तो ^{diode} से एक minimum value of current flow होती है जिसे diode का Reverse current कहा जाता है। Reverse bias में diode में क current बढाने से Voltage भी बढता है। यदि Voltage Reverse breakdown Voltage से ऊपर बढा दिया जाता है तो रिर्स क current भी अन्यानक से बढ जायगा और diode damage हो जायेगा।

Crystal Diode Rectifiers -

Crystal Diode का use करके AC को DC में बदला जाता है। इसे ही Crystal Diode Rectifiers कहते हैं।

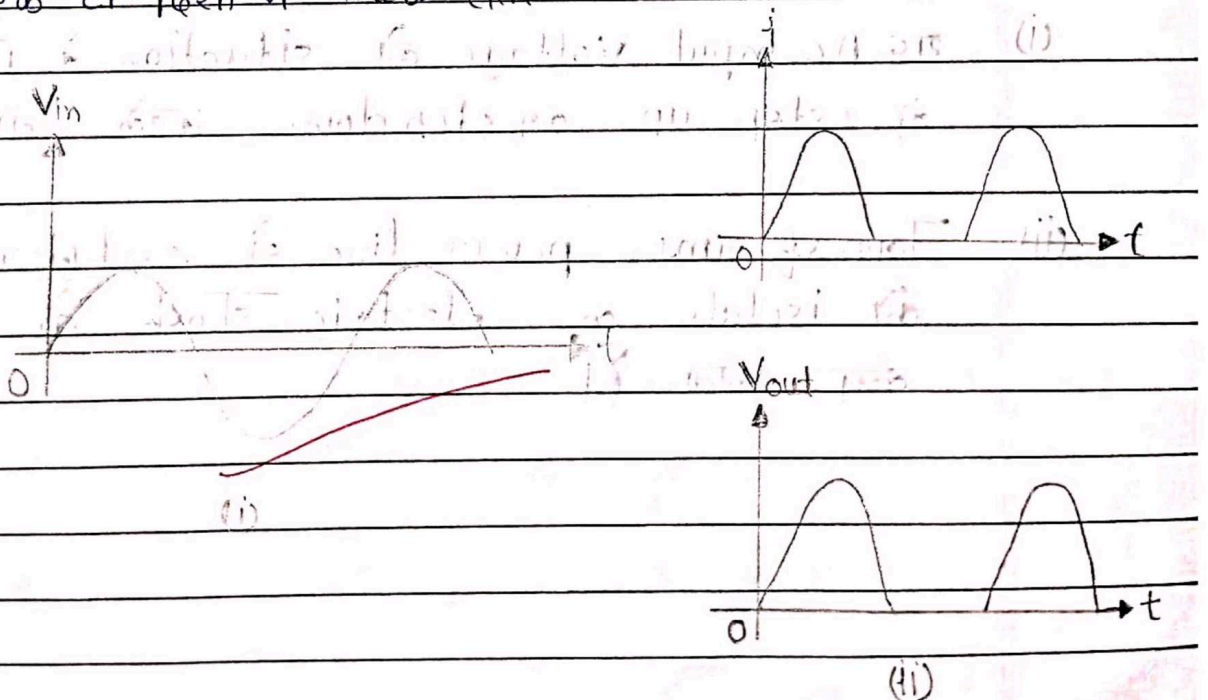
ये दो प्रकार के होते हैं -

(i) Half-wave Rectifier

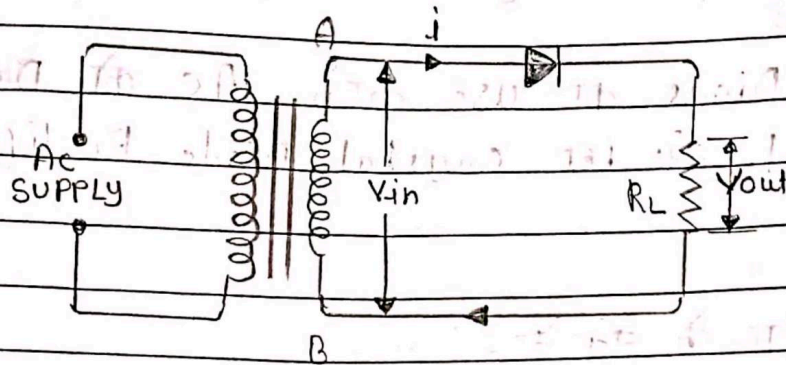
(ii) Full-wave Rectifier

(i) Half-wave Rectifier :-

Half wave Rectification में Rectifier केवल Input AC Supply के Positive half cycle के दौरान ही Current flow करता है। AC Supply के Negative half cycle के दौरान current flow नहीं करता है। इसलिए हर half cycle में load में दोबारा वही current एक ही दिशा में flow होती है।



Circuit diagram :-



Circuit details :-

Circuit में single crystal diode एक half wave rectifier के रूप में काम करता है जिसे AC supply को diode और load Resistance के series combination के में apply किया गया है।

Generally A.C supply transformer के माध्यम से दिया जाता है। transformer use करने के two advantages है :-

- (i) यह A.C input Voltage को situation के हिसाब से step-up or step down करके देता है।
- (ii) Transformer power line से rectifier circuit को isolate कर electric shock के risk को कम करता है।

Operation:-

Positive half cycle के दौरान Secondary Voltage के कारण Secondary winding का end A positive charge होगा इस स्थिति में diode Forward bias में होगा और Conduct करेगा। और इसे Conventional Current load तक पहुंचती है। वह

तथा Negative half cycle के दौरान Secondary winding का end B positive तथा end A negative charge होगा इस स्थिति में diode Reverse bias में होगा और Current को Conduct नहीं होने देगा।

इससे यह पता चलता है कि First half cycle में Current flow होगा और Second half cycle में Current flow नहीं होगा तथा Load Resistance R_L तक पहुँचने वाला Current Same direction में होगी। तब यह Pulsating d.c होगी। इस Pulsating d.c को d.c में बदलने के लिए filter Circuits का use कर सकते हैं।

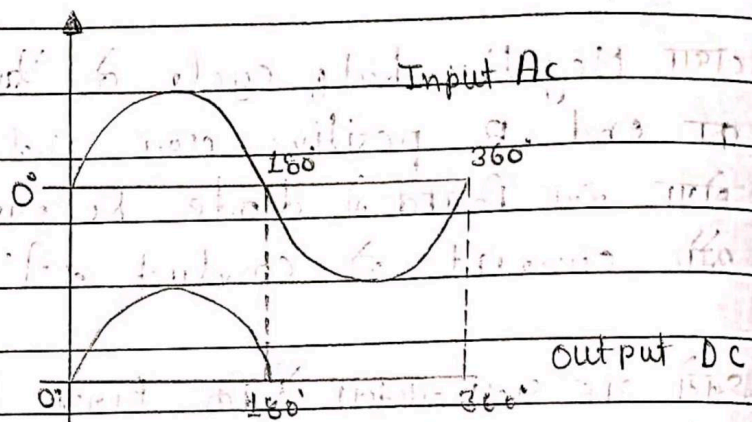
Disadvantages:-

- (i) यह Rectifying AC को पूरी तरीके से dc में नहीं बदल पाता है यह सिर्फ आधा dc output देता है।
- (ii) इसका इस्तेमाल न के बराबर ही किया जाता है।

Output Frequency of Half-wave Rectifier:

Half wave rectifier में output frequency and out input frequency दोनों बराबर होती है।

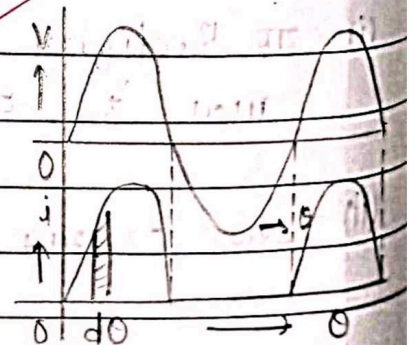
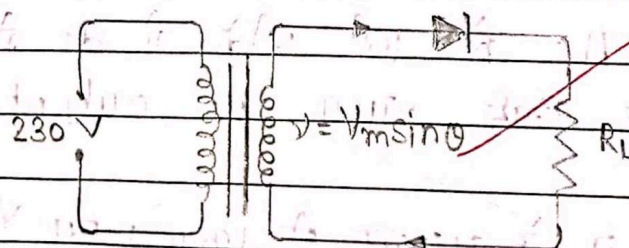
$$f_{out} = f_{in}$$



Efficiency of Half-wave Rectifier:

The ratio of d.c. power output to the applied input a.c. power is known as Rectifier efficiency.

$$\text{Rectifier efficiency } \eta = \frac{\text{d.c. power output}}{\text{Input a.c. Power}}$$



Consider a half-wave rectifier shown. Let $v = V_m \sin \theta$ be the alternating voltage appears across the secondary winding, let r_f and R_L be the diode resistance and load resistance respectively. The diode conducts during positive half-cycles of a.c. supply while no current conduction takes place during negative half cycles.

d.c. power The output current is pulsating direct current. Therefore, in order to find d.c. power average current has to be found out:

$$I_{av} = I_{dc} = \frac{\text{Area under the curve over a cycle}}{\text{Base}}$$

$$I_{av} = \frac{\int_0^\pi i_d d\theta}{2\pi}$$

$$= \frac{1}{2\pi} \int_0^\pi \frac{V_m \sin \theta}{r_f + R_L} d\theta \quad (\text{ohms law})$$

$$= \frac{V_m}{2\pi(r_f + R_L)} \int_0^\pi \sin \theta d\theta$$

$$= \frac{V_m}{2\pi(r_f + R_L)} [-\cos \theta]_0^\pi$$

$$= \frac{V_m}{2\pi(r_f + R_L)} \times (-(-1) + 2)$$

$$= \frac{V_m}{\pi(r_f + R_L)} \times 2$$

$$= \frac{V_m}{(r_f + R_L)} \times \frac{1}{\pi} \quad \left[\because I_m = \frac{V_m}{(r_f + R_L)} \right]$$

$$I_{dc} = \frac{I_m}{\pi}$$

$$\therefore \text{d.c power } P_{dc} = I_{dc}^2 \times R_L$$

$$= \left(\frac{I_m}{\pi} \right)^2 \times R_L \quad \text{--- (1)}$$

d.c. Power input : The ac power input is given by:

$$P_{ac} = I_{rms}^2 (r_f + R_L)$$

For a half-wave rectified wave $I_{rms} = I_m / 2$

$$P_{ac} = \left(\frac{I_m}{2} \right)^2 \times (r_f + R_L) \quad \text{--- (ii)}$$

$$\therefore \text{Rectifier efficiency} = \frac{\text{d.c output power}}{\text{d.c input power}}$$

$$= \frac{(I_m / \pi)^2 \times R_L}{(I_m / 2)^2 (r_f + R_L)}$$

$$= \frac{0.406 R_L}{r_f + R_L}$$

$$= \frac{0.406}{1 + \frac{r_f}{R_L}}$$

The efficiency will be maximum if r_{pf} is negligible as compared to R_L

$\therefore$ Max rectifier efficiency = 40.6%

This shows that in half-wave rectification, a maximum of 40.6% of a.c. power is converted into d.c. power.

Numerical

1. The applied input a.c. power to a half-wave rectifier is 100 watts. The d.c. output power obtained is 40 watts.

(i) what is the rectification efficiency?

(ii) what happens to remaining 60 watts?

Solution:-

$$(i) \text{ Rectification efficiency} = \frac{\text{d.c. output power}}{\text{a.c. input power}}$$

$$= \frac{40}{100}$$

$$= 0.4$$

$$= 40\%$$

(ii) 60% of power is lost in the rectifier circuit.

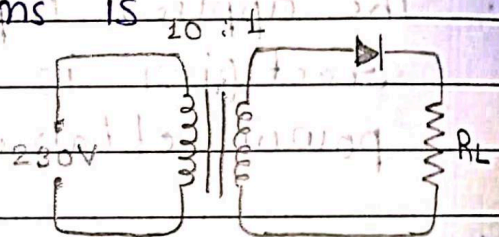
2. An a.c. supply of 230 V is applied to a half-wave rectifier circuit through a transformer of turn ratio 10:1. Find

- (i) the output d.c. voltage and
- (ii) the peak inverse voltage. Assume the diode to be ideal.

Solution :-

Primary to secondary turns is

$$\frac{N_1}{N_2} = 10$$



R.M.S. primary voltage = 230 V

∴ Max primary voltage is

$$\begin{aligned} V_{pm} &= (\sqrt{2}) \times \text{R.M.S. primary voltage} \\ &= (\sqrt{2}) \times 230 \\ &= 325.3 \text{ V} \end{aligned}$$

Max. Secondary Voltage is

$$V_{sm} = V_{pm} \times \frac{N_2}{N_1}$$

$$= 32.53 \times \frac{1}{10}$$

$$= 32.53 \text{ V}$$

$$(i) I_{dc} = \frac{I_m}{\pi}$$

$$\therefore V_{dc} = \frac{I_m}{\pi} \times R_L$$

$$V_{sm} =$$

$$\pi$$

$$= \frac{32.53}{\pi}$$

$$= 10.36 \text{ V}$$

- (ii) During the negative half-cycle of a.c. supply the diode is reverse biased and hence conducts no current. Therefore, the maximum secondary voltage appears across the diode.

$$\therefore \text{Peak inverse Voltage} = 32.53 \text{ V}$$

Full-Wave Rectifier :-

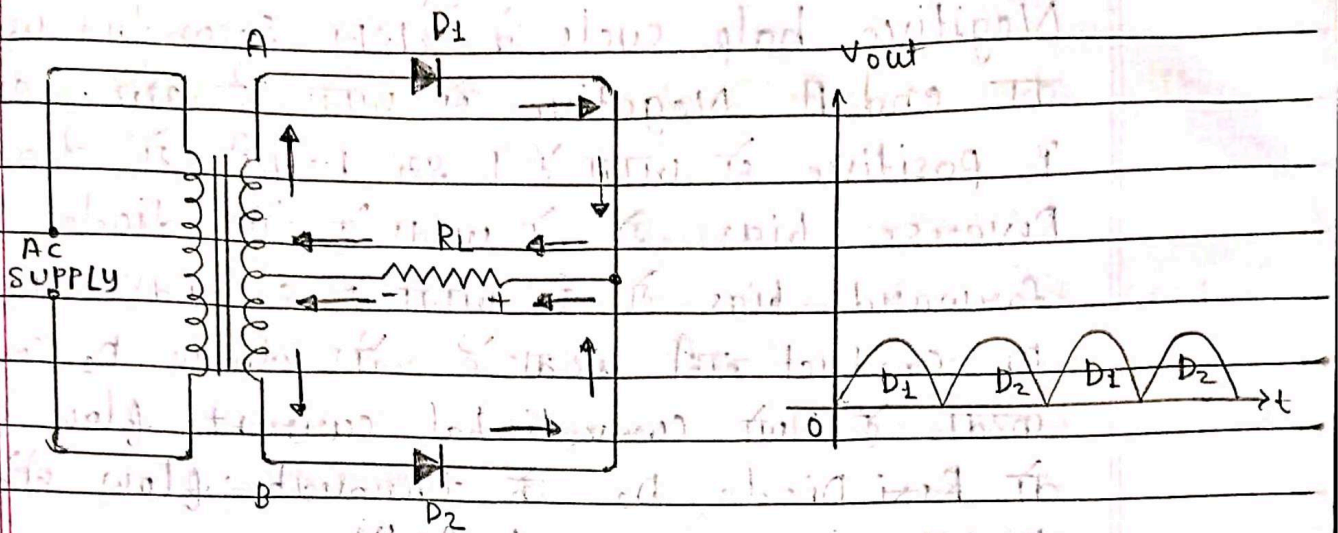
Full wave rectification में Input A.C. Voltage के दोनों half cycle के दौरान current को same direction में load की तरफ flow करती है यह तभी संभव हो पाता है जब दो डायोड अवरोधक Alternate काम करते हैं। Positive half cycle के Input Voltage में load को एक diode current supply देता है और Negative half cycle में दूसरा diode current supply देता है। Load के through current हमेशा same direction में होगी। इसलिए Full wave Rectifier Input AC Voltage के दोनों cycle को utilise करता है ताकि AC Voltage DC output produce कर सके। (ii)

The following two circuits are commonly used for full-wave rectification:

- (i) Centre-Tap Full-wave Rectifier
- (ii) Full-wave bridge rectifier.

(i) Centre-Tap Full wave Rectifier :-

Circuit diagram:-



Circuit details :- Circuit में दो diode D_1 और D_2 employe किये गये हैं center tap का secondary winding AB दो diode से बना होता है जो की AC input Half cycle से connected है D_1 AC Voltage को OA upper half के across utilize करता है और जब D_2 Rectification करता है तब OB lower half winding work करता है।

Operation :- Positive half cycle के दौरान secondary Voltage के कारण secondary winding का end A positive होता है और end B negative हो जाता है और diode D_2 Reverse bias में हो जाता है इसलिए diode D_1 Conduct करता है और diode D_2 Conduct नहीं करता है। जो conventional - current flow होती है वो Diode D_1 के through flow होते हुए load Resistance (R_L) तक पहुँचती है।

Negative half cycle के दौरान secondary winding का end A Negative हो जाता है और end B positive हो जाता है। इस स्थिति में diode D_1 Reverse bias में हो जाता है और diode D_2 forward bias में हो जाता है इस लिए diode D_1 conduct नहीं करता है और diode D_2 conduct करता है। जो conventional current flow होती है वो Resistor D_2 के through flow होते हुए Resistance (R_L) तक पहुँचती है।

इसलिए ये देखा जा सकता है कि AC Volt के दोनों Half cycle में R_L तक पहुँचने वाली current same direction में होती है।

Advantages :-

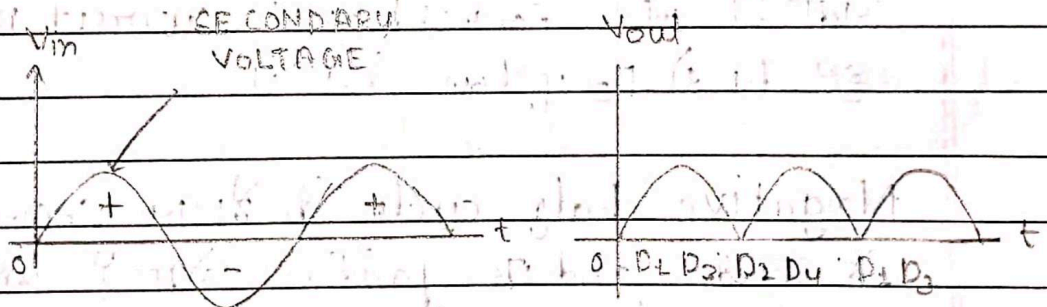
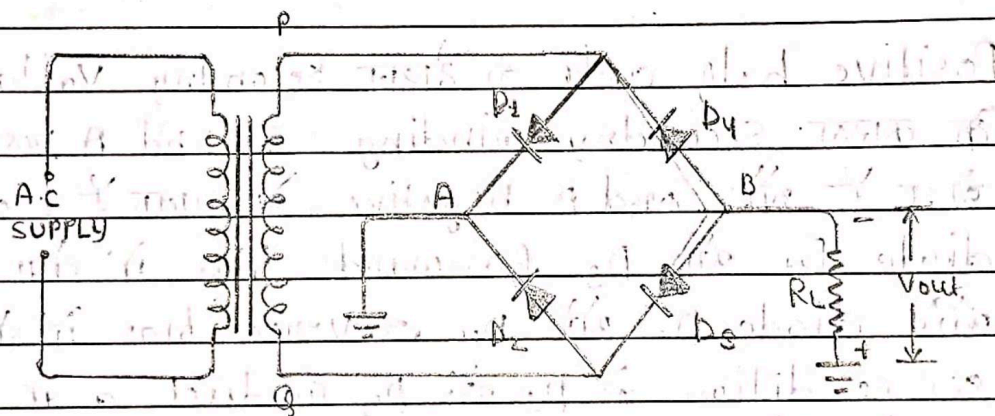
- ① Ripple factor Half wave rectifier की तुलना में बहुत कम होता है।
- ② DC output Voltage और DC load current Value half wave rectifier के दुगुने होते हैं।
- ③ full wave rectifier की rectification efficiency Half wave rectifier से ज्यादा होती है।
- ④ यह input के दोनों half cycle को utilize करता है।

Disadvantages :-

- ① इसका manufacturing costly होता है।
- ② Tapping के बिना secondary winding के center का पता लगाना मुश्किल होता है।
- ③ इसमें high peak inverse voltage वाले diodes का use करना पड़ती है।

(ii) Full wave bridge rectifier :-

Circuit diagram :-



Circuit details :-

Full wave Bridge Rectifier में चार diodes होते हैं D_1, D_2, D_3 और D_4 यह diodes bridge के रूप में connect होते हैं तथा ac supply Transformer के secondary winding के दोनों ends को bridge के एक विकर्ण के दोनों ends पर connect किया जाता है तथा bridge के दूसरे विकर्ण के दोनों ends से load को connect किया जाता है।

Operation :-

Positive half cycle के दौरान Secondary Voltage के कारण secondary winding का end A positive होता है और end B negative हो जाता है। तब diode D_1 और D_3 forward bias में होता है और diode D_2 और D_4 reverse bias में होता है। इस condition में D_1 और D_3 conduct करता है। तथा ये दोनों diode R_L के साथ series में connect होता है। और conventional current D_1 से होते हुए R_L से D_3 flow होता है।

Negative half cycle के दौरान Secondary Voltage के कारण end B positive होता है और end A negative हो जाता है। तब diode D_2 और D_4 forward bias में होता है। और D_1 और D_3 reverse bias में होता है।

इस condition में D_2 और D_4 conduct करता है तथा ये दोनों diode R_L के साथ series में connect होता है और conventional current D_2 से R_L से D_4 flow होती है।

Advantages :-

- i) इसमें centre tapped transformer की जरूरत नहीं होती है।
- ii) इसकी efficiency half wave rectifier से ज्यादा होती है।
- iii) इसका PIV centre tapped full wave rectifier के PIV से कम होता है।

Disadvantages :-

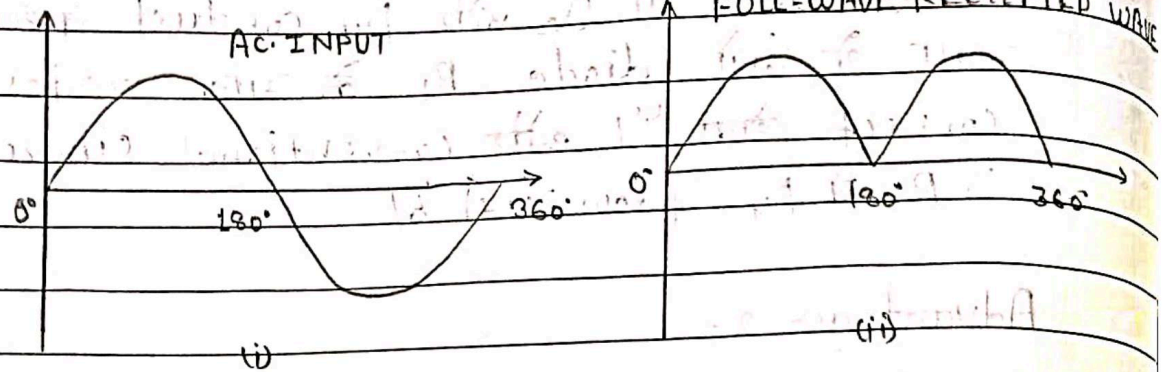
- i) इसमें four diodes की जरूरत होती है।
- ii) ये half wave rectifier से महंगा होता है।
- iii) इसमें output voltage input voltage से कम होता है।

Output Frequency of full-wave Rectifier

full wave rectifier में output frequency input frequency की दोगुनी होती है।

$$f_{out} = 2 f_{in}$$

$$f_{out} = 2f_{in}$$



Efficiency of full-wave Rectifier

Let $V = V_m \sin \theta$ be the a.c. voltage to be rectified. Let r_f and R_L be the diode resistance and load resistance respectively. Obviously the rectifier will conduct current through the load in the same direction for both half cycles of input a.c. voltage. The instantaneous current i is given by:

$$i = \frac{V}{r_f + R_L}$$

$$= \frac{V_m \sin \theta}{r_f + R_L}$$

d.c. output power :- The output current is pulsating direct current. Therefore, in order to find the d.c. Power, Average current has to be found out, from the elementary knowledge of electrical engineering.

$$I_{dc} = \frac{2I_m}{\pi}$$

∴ d.c. Power output

$$\begin{aligned} P_{dc} &= I_{dc}^2 \times R_L \\ &= \left(\frac{2I_m}{\pi} \right)^2 \times R_L \end{aligned}$$

2.c. input power. The ac input power is given by.

$$P_{ac} = I_{rms}^2 (r_f + R_L)$$

For a full-wave rectified wave, we have

$$I_{rms} = I_m / \sqrt{2}$$

$$\therefore P_{ac} = \left(\frac{I_m}{\sqrt{2}} \right)^2 (r_f + R_L)$$

∴ Full-wave rectification efficiency is

$$\eta = \frac{P_{dc}}{P_{ac}}$$

$$= \frac{\left(\frac{2I_m}{\pi}\right)^2 R_L}{\left(\frac{I_m}{\sqrt{2}}\right)^2 (r_f + R_L)}$$

$$= \frac{8}{\pi^2} \times \frac{R_L}{r_f + R_L}$$

$$= \frac{0.812 R_L}{r_f + R_L}$$

$$= \frac{0.812}{1 + \frac{r_f}{R_L}}$$

The efficiency will be maximum if r_f is negligible as compared to R_L

∴ maximum efficiency = 81.2%

This is double the efficiency due to half wave rectifier. Therefore, a full wave rectifier is twice as effective as a half wave rectifier.

Ripple Factor :-

The ratio of rms value of a.c component to the d.c. component in the rectifier output is known as ripple factor.

$$\text{Ripple factor} = \frac{\text{rms. Value of a.c component}}{\text{Value of d.c. component}}$$

By definition, the effective rms value of total load current is given by.

$$I_{\text{rms}} = \sqrt{I_{\text{dc}}^2 + I_{\text{ac}}^2}$$

$$\text{or } I_{\text{ac}} = \sqrt{I_{\text{rms}}^2 - I_{\text{dc}}^2}$$

Dividing through out by I_{dc} , we get

$$\frac{I_{\text{ac}}}{I_{\text{dc}}} = \frac{1}{I_{\text{dc}}} \sqrt{I_{\text{rms}}^2 - I_{\text{dc}}^2}$$

But $I_{\text{ac}}/I_{\text{dc}}$ is the ripple factor

$$\text{Ripple factor} = \frac{1}{I_{\text{dc}}} \sqrt{I_{\text{rms}}^2 - I_{\text{dc}}^2}$$

$$= \sqrt{\left(\frac{I_{\text{rms}}}{I_{\text{dc}}}\right)^2 - 1}$$

(i) For half wave rectification :-

In half wave rectification

$$I_{rms} = I_m/2$$

$$I_{dc} = I_m/\pi$$

$$\therefore \text{Ripple factor} = \sqrt{\left(\frac{I_m/2}{I_m/\pi}\right)^2 - 1}$$

$$= 1.21$$

It is clear that a.c. Component exceeds the d.c. component in the output of a half wave rectifier. This results in greater pulsations in the output. Therefore half wave rectifier is ineffective for conversion of a.c. into d.c.

(ii) For full-wave rectification

In full-wave rectification

$$I_{rms} = \frac{I_m}{\sqrt{2}}$$

$$I_{dc} = \frac{2I_m}{\pi}$$

$$\therefore \text{Ripple factor} = \sqrt{\left(\frac{I_m/\sqrt{2}}{2I_m/\pi}\right)^2 - 1}$$

$$= 0.48$$

This shows that in the output of a full wave rectifier the d.c. component is more than the a.c. component. Consequently, the pulsations in the output will be less than in half wave rectifier. For this reason, full wave rectification is invariably used for conversion of ac into d.c.

Difference of Rectifier :-

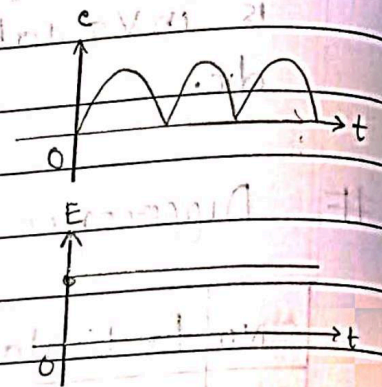
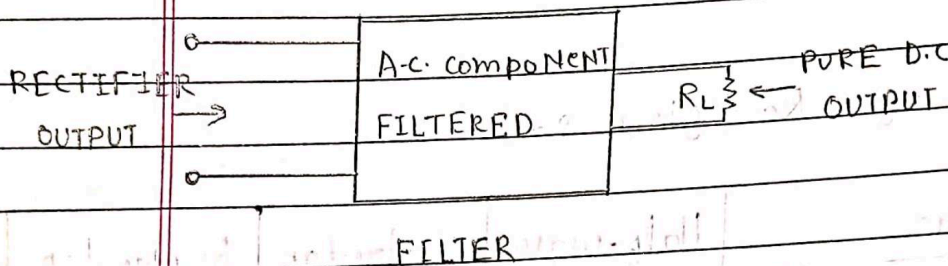
S.No	Particulars	Half-wave	Centre-tap	Bridge tap
1.	No. of diodes	1	2	4
2.	Transformer necessary	no	Yes	no
3.	Max efficiency	40.6%	81.2%	81.2%
4.	Ripple factor	1.21	0.48	0.48
5.	Output frequency	f_{in}	$2f_{in}$	$2f_{in}$
6.	Peak inverse Voltage	V_m	$2V_m$	V_m

Filter circuits :-

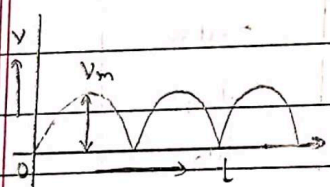
Filter circuit: एक ऐसा Device होता है जो Rectifier output से Ac Component को Remove करता है और Dc Component को load तक पहुँचाता है।

Types of Filter :-

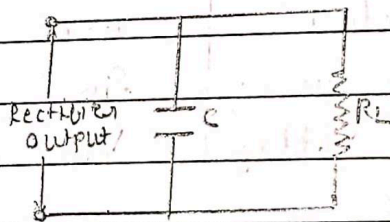
- (i) Capacitor filter
- (ii) choke input filter
- (iii) π Filter (capacitor input filter)



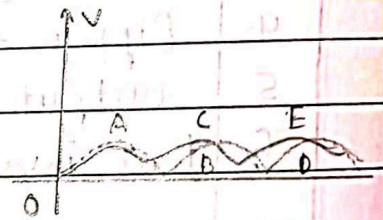
- (i) Capacitor Filter :- इस Filter में Capacitor को समानांतर क्रम में संयोजित किया जाता है। इसे shunt Capacitor filter भी कहते हैं।



(i)

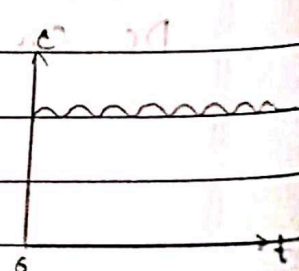
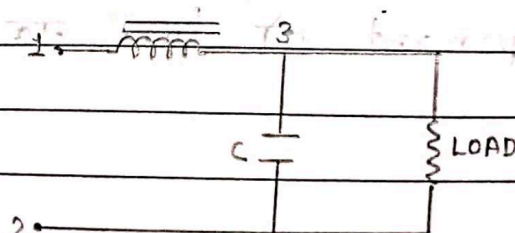
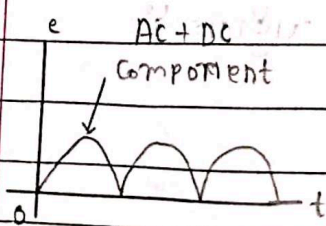


(ii)

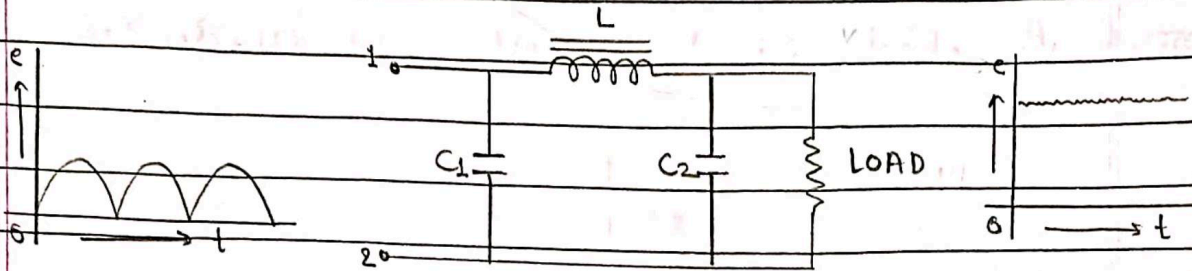


(iii)

- (ii) choke input Filter :- इस Filter में Inductance (choke) एवं Capacitor को इस प्रकार जोड़ा जाता है कि उन्हा L बन जाये।



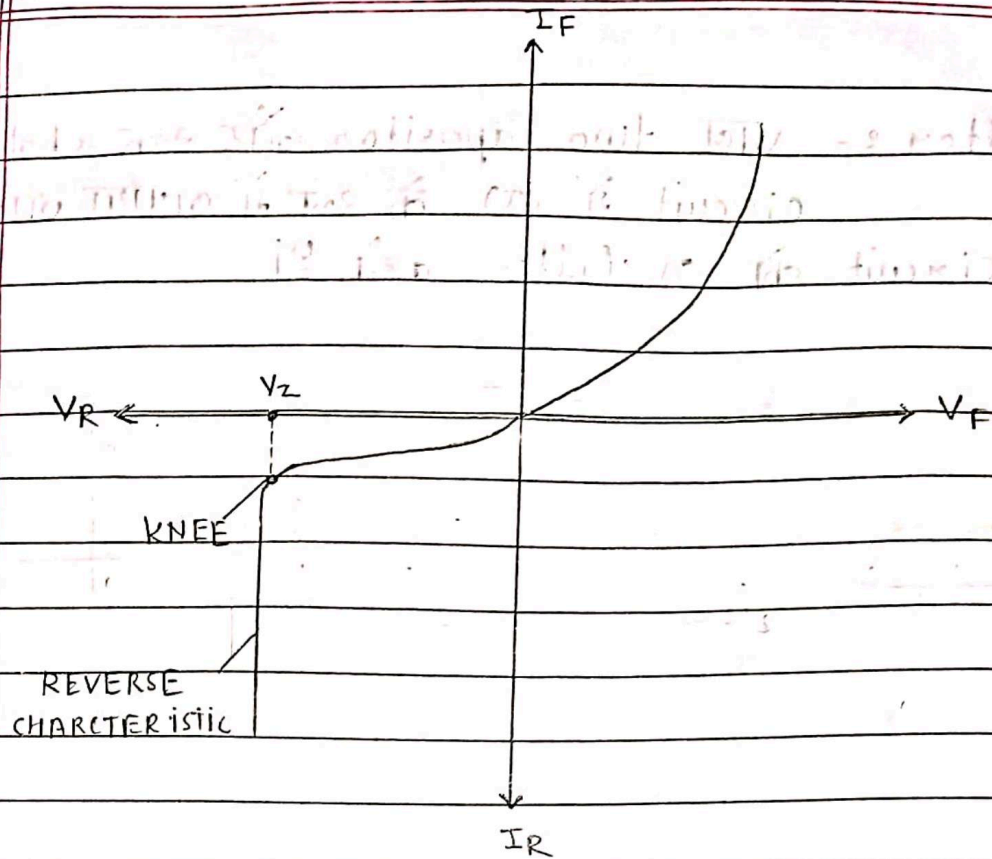
π Filter :- जब two capacitor और एक choke को circuit में (ए) के रूप में बनाया जाता है तो उस circuit को π filter कहते हैं।



Zener Diode :- हम जानते हैं कि critical Voltage के दौरान अगर critical diode Reverse bias में Increase होता है उसे हम Breakdown Voltage कहते हैं। जहाँ Reverse current sharply Increase होने लगती है ये जो Breakdown Voltage होता है वो Amount of doping में निर्भर होता है।

अगर diode बहुत heavily doped हो तो depletion layer thin होगा और lower breakdown Voltage प्राप्त होगा दूसरी तरफ अगर diode lightly doped है तो higher breakdown Voltage प्राप्त होगा।

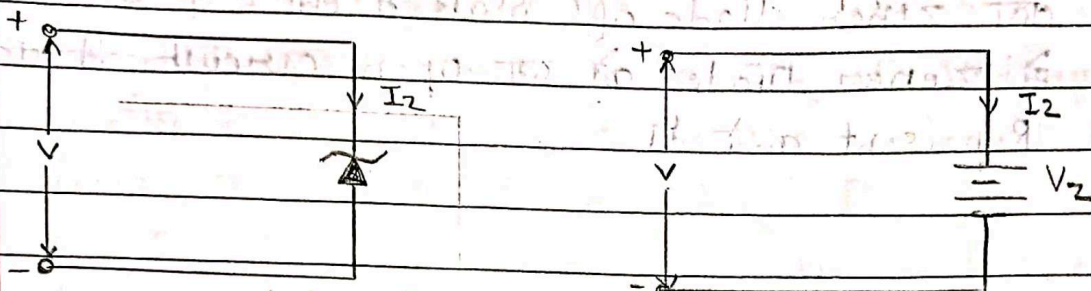
जब किसी ordinary crystal diode को properly doped करते हैं तो हमें sharp breakdown Voltage प्राप्त होता है। इसी को हम Zener diode कहते हैं।



Points about Zener diode

- ① Zener Diode की एक ordinary diode की तरह Behave करेगा जब तक उसे properly doped न किया जाये।
- ② Zener Diode हमेशा Reverse में ही Connected होता है और हमेशा Reverse Bias में ही काम करता है।
- ③ Zener Diode का जो sharp Breakdown Voltage होता है उसे ही हम Zener Voltage कहते हैं।
- ④ अगर Zener Diode Forward Bias में है तभी ordinary Diode consider किया जायेगा।

- ⑤ Zener diode कभी भी तुरंत नहीं जलेगा क्योंकि ये Breakdown region में enter कर चुका होता है। अगर external circuit diode से लेने समय तक connected है तो वो current को limit कर देती है उस Break of Value से जिससे diode नहीं जलता।

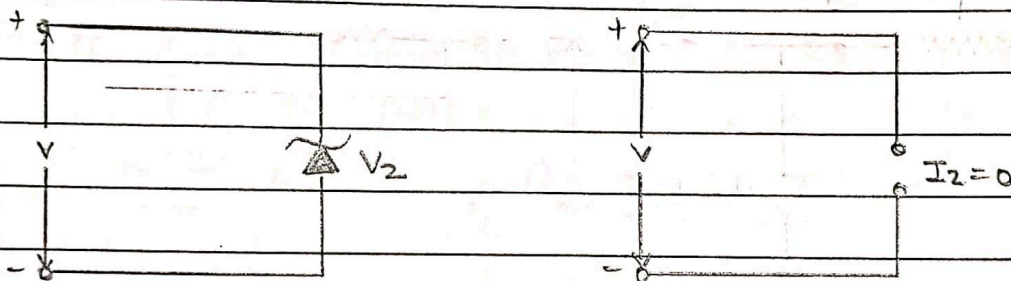


(i)

(ii)

$$V > V_Z$$

Equivalent circuit of zener for "on" state



(i)

$$V_Z > V > 0$$

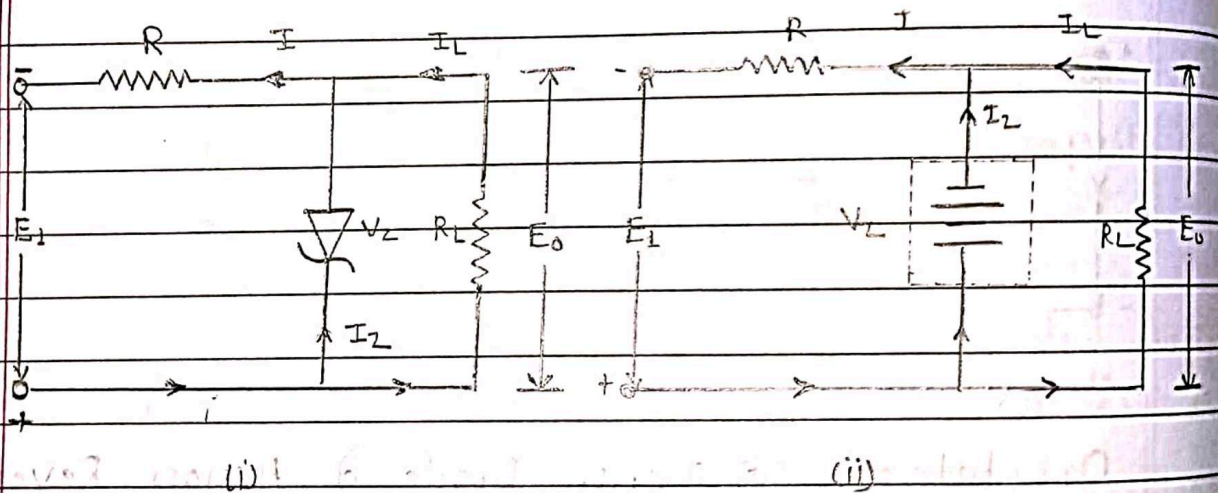
Equivalent circuit of zener for "off" state

On state :- जब Zener Diode के Across Reverse Voltage जब Breakdown Voltage के V_Z के बराबर या ज्यादा होगी तो current बहुत Sharply Increase करेंगी। इस Reason में जो curve बनेगा वह almost Vertical रहेगा। जिसका मतलब यह होता है कि Zener Diode के across voltage V_Z पर Constant रहेगी इसी को स्थिराने के लिए circuit में Zener diode को Battery की तरह Represent किया गया है।

जो एक Ideal Zener Diode के Breakdown Reason को दर्शाता है इस condition के दौरान हम कह सकते हैं कि Zener diode "ON" state में है।

(ii) Off state :- जब Zener Diode के across Reverse Voltage V_z से कम But V से ज्यादा होता है तब Zener diode off state में होता है। इस condition में Zener Diode को हम open circuit की तरह Represent करते हैं।

Zener Diode as Voltage Regulator



Zener diode को Voltage Regulator की तरह उपयोग किया जाता है ताकि हमे constant Voltage मिल सके जो कि source से आने वाली Voltage के द्वारा कई बार Vary होने लगता है जैसा की circuit में दिखाया गया है।

Zener diode का Zener Voltage (V_Z) R या Load के across reverse में connected है जिससे हमें Desired output प्राप्त होती है। Series Resistance R Output Voltage fluctuation को absorb करता है ताकि Load के across Constant Voltage maintain रहे। ये note किया जाये कि Zener Diode हमेशा Constant voltage $V_Z = E_o$ Load के across हमेशा maintain रहेगा जब तक कि Input Voltage V_Z से नीचे न गिर जाये। अगर हम circuit को properly design करते हैं तब Load voltage E_o हमेशा constant या Equal होगा V_Z के चाहे Input Voltage V_i या Load Resistance R_L कितना भी vary कर ले।

- मान लिये कि Input Voltage Increase हो गई फिर भी Zener Diode Breakdown Reason में रहेगा और Zener Diode Battery (V_Z) के equivalent रहेगा जैसा की circuit में दिखाया गया है। जिससे ये clear हो जाता है कि Voltage $V_Z = E_o$ हमेशा constant रहेंगे। जो Axis Voltage हो तो Series Resistance R के across dropped हो जायेगा जो कि आपके Total Current I के Value के Increase Zener current I की Value की Increase किया हुआ use करेगा। और load current हमेशा constant रहेगा इसलिए output Voltage E_o हमेशा constant रहेगा चाहे जितना भी E_i input Voltage change हो जाये।

- ② अगर हम मान ले कि Input Voltage तो constant है लेकिन Load Resistance R_L decrease हो गया तब ये load current को Increase कर देगा ये याद रहे कि extra current source से नहीं आ रही है क्योंकि ये Resistance R के पास dropped हो जा रही है जिसके कारण ये Zener को Regulating Range पर change नहीं कर रही है ये additional load current decrease होकर load current से आ रही है जिसके कारण हम output Voltage को value को constant रख पायेंगे।

Voltage Drop across $R = E_i - E_o$

Current through $R = I = I_Z + I_L$

Apply ohm's Law $R = \frac{E_i - E_o}{I_Z + I_L}$

Transistor

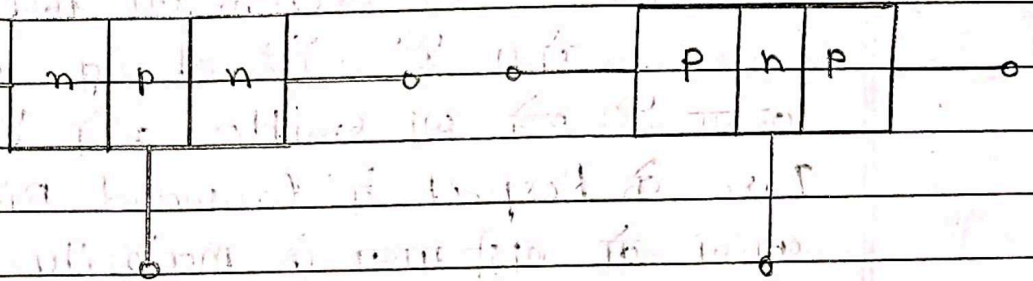
Transistor:- दो Junction से मिलकर बना होता है जिसमें sandwich की तरह या तो P Type use किया जाता है या N type use किया जाता है इस आधार पर Transistor two type के होते हैं।

① NPN Transistor

② PNP Transistor

NPN Transistor :- दो N Type Semiconductor व एक P Type Semiconductor से मिलकर बना होता है।

PNP Transistor :- दो P type Semiconductor व एक N Type Semiconductor से मिलकर बना होता है।



Note :-

① यहाँ दो PN Junction होते हैं इसलिये Transistor को दो diode का combination माना जाता है जो एक दूसरे से Back to Back connected रहते हैं।

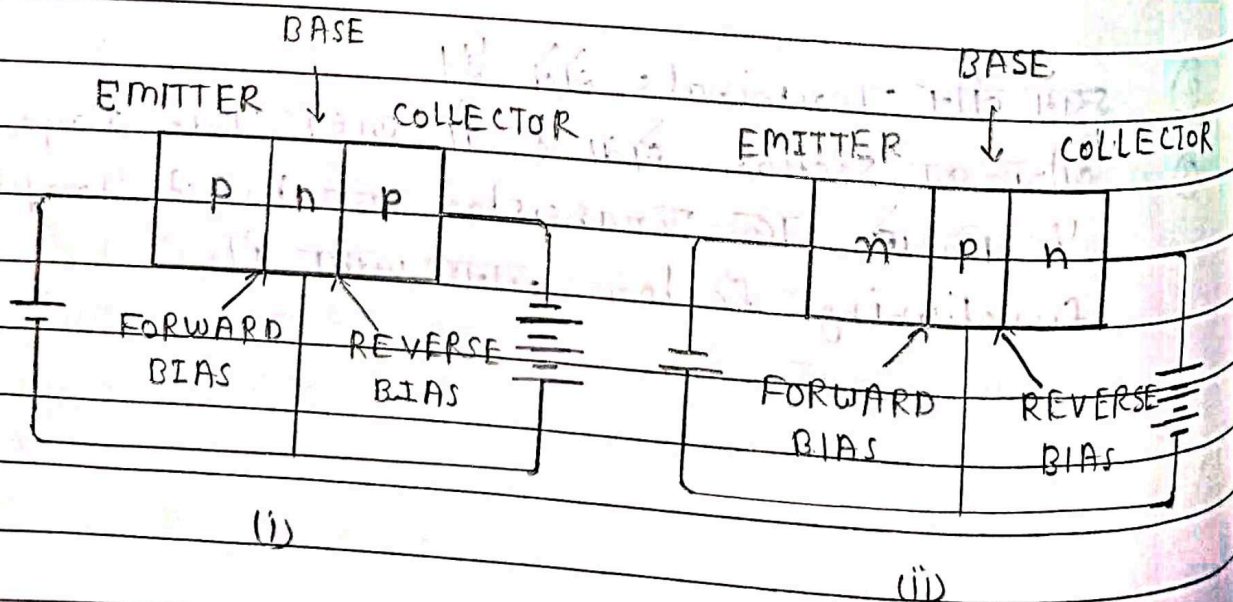
② इसमें तीन Terminals होते हैं।

③ बीच का section होता है वो बहुत Thin layer का होता है जिससे कि Transistor का most Important functioning factor माना जाता है।

Naming the transistor terminals

Transistor में तीन section के doped semiconductor होते हैं जिसमें पहला section emitter होता है जिसके opposite side Terminal collector होता है इसके बीच का section Base होता है जो दोनों Junction को जोड़ता है (emitter and collector)

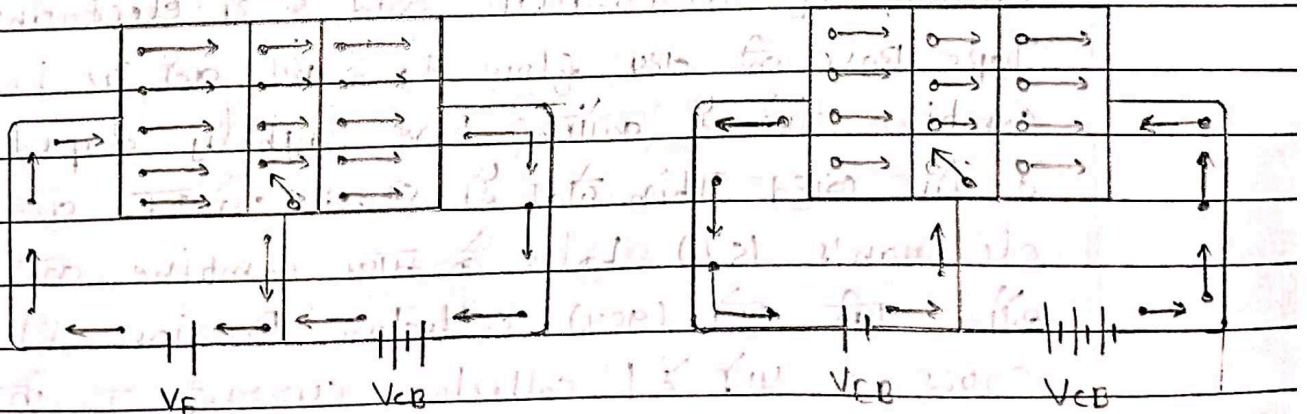
- (1) emitter :- ऐसा section जो पहले one side में होता है और charge carriers supply करता है उसे हम emitter कहते हैं। emitter हमेशा Base के Respect में forward Bias होता है जिसके कारण वो बड़ी मात्रा के majority carriers को supply करता है। जैसा की diagram PNP में दिखाया गया है। कि ये हमेशा forward Bias होता है तो hole charges को Base के Junction तक पहुँचाने का काम करता है। ठीक उसी तरह NPN Transistor में वो free electrons को Base - Junction तक पहुँचाता है।



2. **Collector :-** दूसरी तरफ का जो section होता है जो Ameter के opposite होता है वो charges को collect करने का काम करता है और इसे हम collector कहते हैं collector हमेशा ही Reverse Bias में होता है जिसका काम अपने junction से Base के Respect में charges को Remove करना होता है जैसा कि diagram में दिखाया गया है PNP Transistor का P Type Collector Reverse Bias होता है जो hole charges को Recieve करते हैं output circuit के through कीक इसी तरह NPN Transistor का N Type collector electron को Recieve करता है।

3. **Base :-** Middle section जो दो PN Junction के बीच में forward होता है यानी emitter व collector के बीच में इसे हम Base कहते हैं। Base emitter Base emitter Junction हमेशा forward Bias होता है जो emitter circuit को low Resistance allow करता है। Base collector व Base collector Junction हमेशा Reverse Bias होता है जो collector circuit को high Resistance provide करता है।

Working of Transistor :-



Basic connection of npn Transistor

Basic connection of pnp Transistor

Teacher's Signature.....

Transistor Action :- Transistor का Emitter Base Junction होगा forward Bias में होता है वहीं collector Base Junction होगा Reverse Bias में होता है अगर योसी देर के लिए हम Emitter Base Junction के Presence को ignore कर दें तो collector circuit में कोई भी current flow नहीं होगी क्योंकि ये Reverse Bias में होगा। उसी तरह Emitter Base Junction अगर Present है तो वो forward Bias में होगा और Emitter current flow होगा। ये देखा गया है कि collector current circuit में पूरी तरह से Emitter current flow करती है। इसलिये collector circuit का current Emitter current पर depend करता है अगर Emitter current zero हो तो collector current भी nearly zero हो जायेगी यानी अगर Emitter current 1 mA है तो collector current भी 1 mA होगी यही वह तथ्य है जो Transistor में होता है।

(1) Working of NPN Transistor :- जैसा की diagram में दिखाया गया है npn Transistor का Emitter Base Junction forward Bias में होता है और collector Base Junction Reverse Bias में होता है। Forward Bias होने के कारण electrons n Type emitter से Base की तरफ flow होते हैं ये Emitter current I_E को continue रखते हैं ये electrons p Type Base की तरफ flow होते हैं जो वहाँ पर holes से combine होते हैं क्योंकि Base lightly doped होता है और बहुत Thin होता है। इसलिये केवल कुछ ही electron's (5%) holes के साथ combine कर पाते हैं और बाकी बाचे (95%) collector Region की तरफ जाकर पाते हैं। collector current I_C के पास

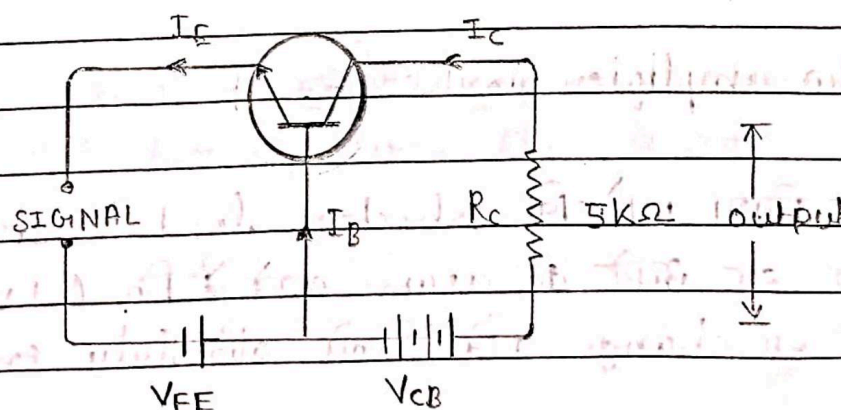
इसी तरह पूरा emitter current collector circuit की तरफ flow होते जाता है जिससे यह clear हो जाता है कि emitter current Base और collector current का योग है।

$$I_E = I_B + I_C$$

(iii) Working of PNP Transistor :- PNP Transistor में होने के कारण holes को Base की तरफ flow करता है। जब ये holes n Type Base को cross करते हैं। जब ये holes n Type Base को cross करते हैं तब ये electron के साथ combine होते हैं क्योंकि base lightly doped होता है व बहुत Thin होता है इसलिए कुछ ही holes (less than 5%) electron के साथ combine करते हैं और बाकी अर्थात् 95% collector Resistor की तरफ cross कर जाते हैं व collector current I_C से Continuity हो जाता है। इस तरह से पूरा emitter current collector circuit के तरफ flow होता है।

Note :- PNP Transistor में current का Conduction पूरी तरह से holes का होता है और NPN Transistor में electrons के द्वारा।

Transistor as an amplifier :-



Transistor एक ऐसा Device है जो weak signal की strength है या weak signal को strong signal में change करता है इसलिए कहते हैं कि ये Amplifier का basic circuit diagram बनाया हुआ है। यहाँ input weak signal के रूप में emitter Base Junction में apply किया जाता है और output collector circuit के across load R_c के द्वारा प्राप्त किया जाता है। faithful amplification पाने के लिए input circuit को हमेशा ही forward bias में रखते हैं ताकि DC Voltage को Input circuit में Provide किया जा सके। इस DC Voltage को हम Bias Voltage के नाम से जानते हैं और इसका magnitude कुछ इस तरह से होता है कि वो Input circuit को forward Bias में रखे। Reagentless उनकी polarity or signal कुछ भी हो सकता है।

चूँकि Input circuit हमारा low resistance होता है इसलिए signal Voltage में जोड़ा भी change करके हम emitter current को appreciable change कर सकते हैं। इस तरह से Transistor Action के द्वारा collector current में भी कुछ changes मजदूर होते हैं। high load Resistance R_c के across जो collector current flow होता है वो large Voltage produced करती है। इसी तरह से Transistor Amplifier की तरह कार्य करती है।

How amplifier works :-

मान लिया जाये कि collector load Resistance $R_c = 5k\Omega$ अगर हम आगे की assume करते हैं कि 0.1V signal Voltage को हम change करते हैं तो obvisaly emitter current

1mA change हो जायेगा और collector current की 1mA change हो जायेगा ये collector current जो collector load R_c में जो Voltage produce करेगा वो होगा $5k \times 1mA = 5V$ इसलिए 0.1V signal में change करने पर output circuit में 5V तक के changes आ जायेगी दूसरे शब्दों में यह कह सकते हैं कि Transistor में capability होती है कि वो signal Voltage level को 5V तक change कर सके।

Transistor Connections :-

Transistor के तीन terminal होते हैं emitter, base and collector, पर हम Input के लिए दो और output के लिए दो Terminal चाहिये मतलब Total 4 terminal चाहिए इसके लिए हम किसी एक Terminal को बाकी दोनों terminal के लिए common करते हैं। इस तरह से हम तीन connection प्राप्त होते हैं।

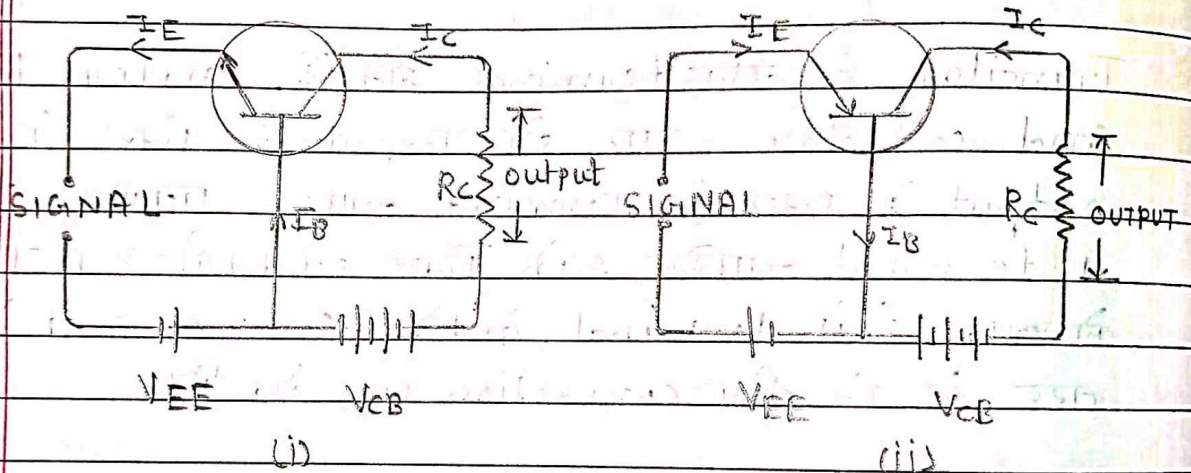
- (i) Common base connection
- (ii) Common emitter connection
- (iii) Common collector connection

हर Circuit Connection के Specific advantages and disadvantages होते हैं।

Note :- emitter हमेशा forward biased होगा तथा collector reverse bias में होगा।

① Common Base Connection :-

इस तरह के Connection में Input emitter and base पर apply किया जाता है। और output collector and base से लिया जाता है। यहाँ Transistor का Base input circuit और output circuit के लिए common होता है। इसलिए इसे Common Base Connection कहते हैं।



(i) Current Amplification factor (α) :-

Collector base Voltage V_{CB} को constant रखके change in collector current और change in emitter current के Ratio को current amplification factor कहते हैं।

$$\alpha = \frac{\Delta I_C}{\Delta I_E} \text{ at constant } V_{CB}$$

note:- commercial transistors की practical value
of α 0.9 से 0.99 तक होती है।

2. Expression for Collector current :-

हम जानते हैं कि emitter current पूरी तरह से collector तक नहीं पहुँच पाता है क्योंकि small percentages of electron base area में hole के साथ combine हो जाते हैं। और large percentages of electrons collector base junction से flow होते हैं। और collector base junction reverse bias होने के कारण उसमें कुछ leakage current कुछ minority carriers के कारण flow होती है। लक्षा हम कह सकते हैं कि

(i) emitter current का वह भाग जो collector terminal तक पहुँचता है $= \alpha I_E$

(ii) leakage current $I_{\text{leakage}} = I_{CB0}$

∴ Total collector current $I_C = \alpha I_E + I_{\text{leakage}}$

$$\Rightarrow I_C = \alpha I_E + I_{CB0} \quad \left(I_{CB0} = \text{collector base current with emitter open} \right)$$

$$\text{Now } \Rightarrow I_E = I_C + I_B$$

$$\text{तब } I_C = \alpha (I_C + I_B) + I_{CB0}$$

$$I_c = (\alpha I_e + \alpha I_B) + I_{CBO}$$

$$I_c = \alpha I_e = \alpha I_B + I_{CBO}$$

$$I_c(1 - \alpha) = \alpha I_B + I_{CBO}$$

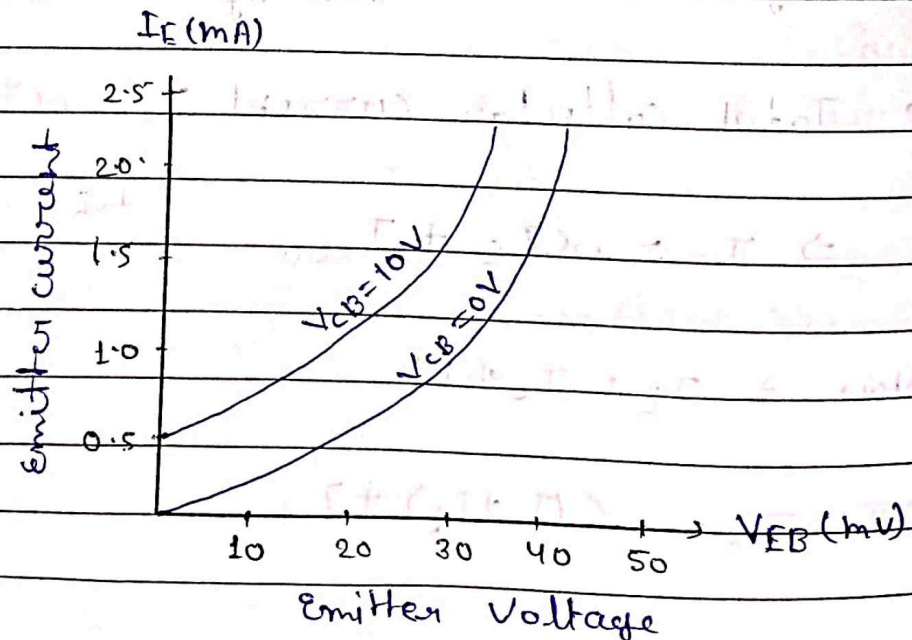
$$I_c = \frac{\alpha}{1 - \alpha} I_B + \frac{I_{CBO}}{1 - \alpha}$$

यह Total collector current का formula है।

Characteristics of Common Base Connection:-

Input characteristic:-

यह characteristic emitter current I_E और emitter base voltage V_{EB} के बीच curve है जो collector base voltage को constant रखने पर बनता है।



Teacher's Signature.....

यहाँ x axis पर I_E को दर्शाया गया है और y axis में V_{EB} को दर्शाया गया है यहाँ इस characteristic से हमें 2 points को पता चलता है।

(i) emitter base voltage V_{EB} को थोड़ा बढ़ाने पर emitter current बहुत बढ़ जाता है मतलब input circuit का resistance very small है।

(ii) emitter current almost independent होता है collector base voltage V_{CB} से।

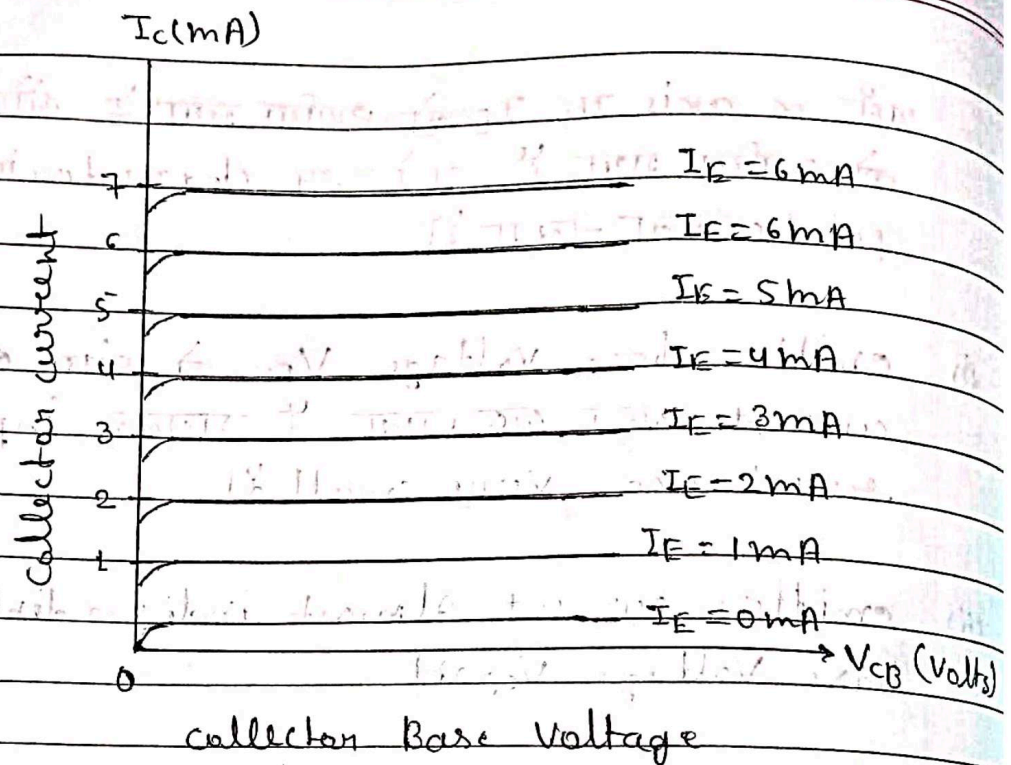
Input resistance :-

Constant collector base voltage V_{CB} पर change in emitter base voltage (ΔV_{EB}) और change in emitter current (ΔI_E) के ratio को circuit का input resistance कहते हैं।

$$\text{Input resistance } r_i = \frac{\Delta V_{EB}}{\Delta I_E} \text{ at constant } V_{CB}$$

Output characteristics :-

Constant emitter current I_E पर collector current I_C और collector base voltage V_{CB} के बीच वाले ग्राफ को C_B connection circuit का output characteristics कहते हैं।



इस characteristics से निम्न बातें पता चलती हैं।

(1) यदि collector current I_c को बढ़ाते हैं और V_{CB} बहुत कम Voltage है ($< 1V$) तब transistor cutoff region में होगा और इस region में - transistor operate नहीं करेगा।

(2) जब V_{CB} का Value 1-2 V बढ़ाया जाता है तो collector current constant हो जाती है। इसका मतलब है कि अब I_c V_{CB} से स्वतंत्र है। और I_E पर निर्भर है। इस region में transistor हमेशा operate करेगा।

(3) Collector base voltage को बढ़ाने पर भी collector current बहुत कम बढ़ती है। इसका मतलब है कि output circuit का Resistance Very High है।

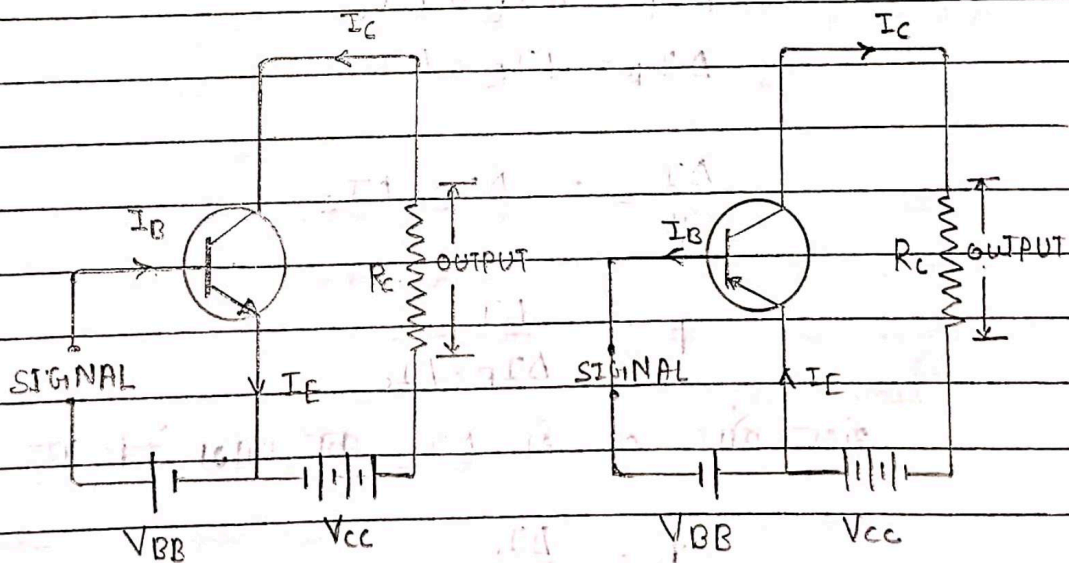
output resistance :-

Constant emitter current पर change of collector base voltage (ΔV_{CB}) और change of collector current (ΔI_C) के ratio को circuit का output resistance मन्ते हैं।

$$\text{output resistance } r_o = \frac{\Delta V_{CB}}{\Delta I_C} \text{ at constant } I_E$$

Common Emitter Connection :-

Common emitter Connection में input Base and emitter terminal के बीच apply किया जाता है। And output collector and emitter के बीच apply किया जाता है। इस connection में emitter, input और output दोनों के लिए common होता है इसलिए इसे Common base Connection मन्ते हैं।



(i)

(ii)

Base Current Amplification factor (β)

change in collector current (ΔI_C) और base current ΔI_B के ratio को Base Current Amplification factor मने है। इसे β से प्रदर्शित करते हैं।

$$\beta = \frac{\Delta I_C}{\Delta I_B}$$

Relation between β and α

$$\beta = \frac{\Delta I_C}{\Delta I_B}$$

$$\Delta I_B = \frac{\Delta I_C}{\beta}$$

$$\text{अब } I_E = I_B + I_C$$

$$\Delta I_E = \Delta I_B + \Delta I_C$$

$$\Delta I_B = \Delta I_E - \Delta I_C$$

$$\frac{\Delta I_C}{\beta} = \Delta I_E - \Delta I_C$$

$$\beta = \frac{\Delta I_C}{\Delta I_E - \Delta I_C}$$

अंश और हर में ΔI_E का भाग देते पर

$$\beta = \frac{\Delta I_C}{\Delta I_E} \div \left(\frac{\Delta I_E}{\Delta I_E} - \frac{\Delta I_C}{\Delta I_E} \right)$$

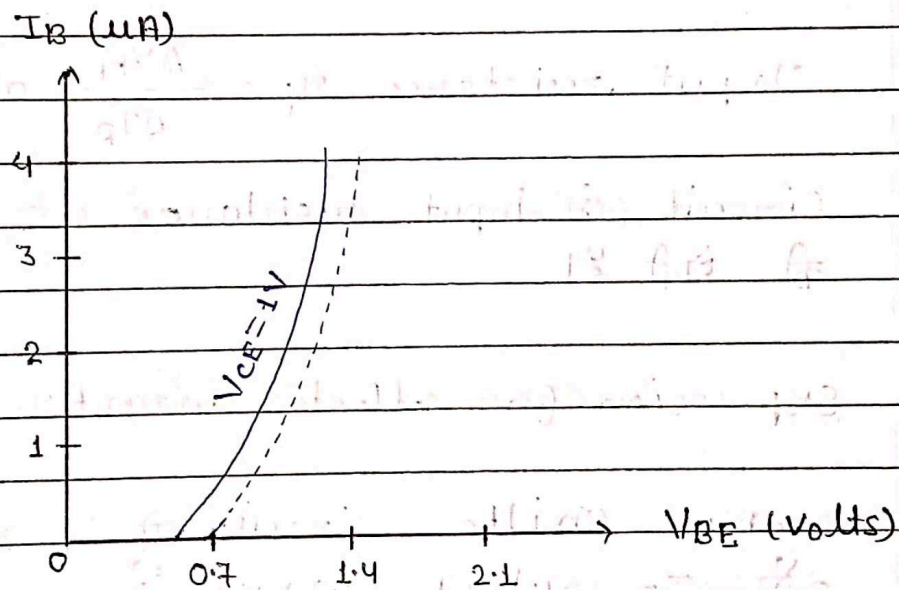
Teacher's Signature.....

$$\beta = \frac{\alpha}{1 - \alpha}$$

यहाँ α and β के बीच Relation है।

characteristics of Common emitter connection:-

यहाँ Collector emitter Voltage V_{CE} Constant रखने पर base current I_B और base emitter Voltage V_{BE} के बीच बना ग्राफ होता है।



इसमें X axis में Base Current I_B तथा Y axis में Base emitter voltage V_{BE} को दिखाया गया है।

इस characteristics से निम्न बातें पता चलती हैं।

1. यह characteristics forward bias diod जैसा होता है।

2. CE Connection में I_B less rapidly increase होती है. मतलब इस connection के input में CB Connection से ज्यादा Resistance होता है.

Input resistance :-

Constant V_{CE} पर change in base emitter Voltage (ΔV_{BE}) और change in base current (ΔI_B) के ratio को CE connection का input resistance कहते हैं।

$$\text{Input resistance } r_i = \frac{\Delta V_{BE}}{\Delta I_B} \text{ at constant } V_{CE}$$

Circuit में input resistance कुछ hundred ohms की होती है।

Expression for collector current :-

Common emitter circuit में I_B Input current और I_C output current है

तो हम जानते हैं $I_E = I_B + I_C$

$$I_C = \alpha I_E + I_{CBO}$$

$$I_C = \alpha (I_B + I_C) + I_{CBO}$$

$$I_C (1 - \alpha) = \alpha I_B + I_{CBO}$$

$$I_C = \frac{\alpha}{1 - \alpha} I_B + \frac{1}{1 - \alpha} I_{CBO} \quad \text{--- (1)}$$

अब $I_B = 0$ तो $I_C = I_{CE0}$

$$I_{CE0} = \frac{1}{1-\alpha} I_{CBO}$$

(I_{CE0} = Collector emitter current with base open)

समी. ① में $\frac{1}{1-\alpha} I_{CBO} = I_{CE0}$ रखने पर

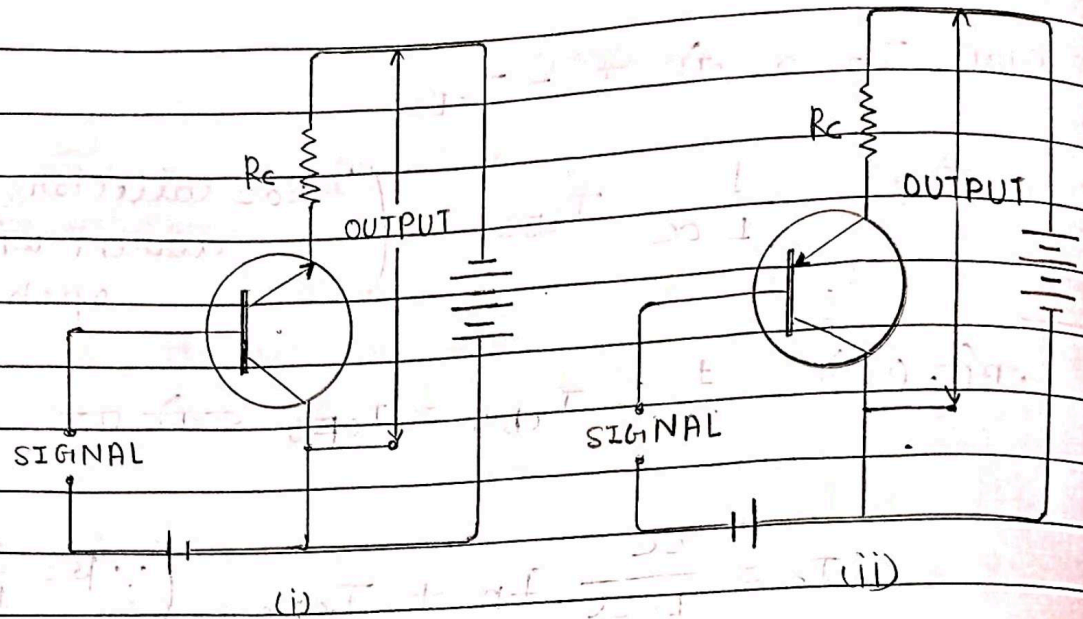
$$I_C = \frac{\alpha}{1-\alpha} I_B + I_{CE0} \quad \left(\because \beta = \frac{\alpha}{1-\alpha} \right)$$

$$\boxed{I_C = \beta I_B + I_{CE0}}$$

यही collector current का formula है।

Common collector Connection :-

इस प्रकार के connection में input base and collector के बीच apply किया जाता है तथा output emitter and collector के बीच apply किया जाता है। इस connection में input circuit और output circuit में collector common होता है इसलिए इसे common collector connection कहते हैं।



(i) current amplification factor γ

change in emitter current (ΔI_E) और change in base current (ΔI_B) के ratio को common collector connection के लिए current amplification factor कहा जाता है। इसे γ से प्रदर्शित करते हैं।

$$\gamma = \frac{\Delta I_E}{\Delta I_B}$$

Relation between γ and α

$$\gamma = \frac{\Delta I_E}{\Delta I_B} \Rightarrow \Delta I_B = \frac{\Delta I_E}{\gamma}$$

$$\alpha = \frac{\Delta I_C}{\Delta I_E}$$

Now $I_E = I_B + I_C$

$$\Delta I_E = \Delta I_B + \Delta I_C$$

$$\Delta I_B = \Delta I_E - \Delta I_C$$

$$\frac{\Delta I_E}{\gamma} = \Delta I_E - \Delta I_C$$

$$\gamma = \frac{\Delta I_E}{\Delta I_E - \Delta I_C}$$

Dividing the numerator and denominator of R.H.S. by ΔI_E we get

$$\gamma = \frac{\frac{\Delta I_E}{\Delta I_E}}{\frac{\Delta I_E}{\Delta I_E} - \frac{\Delta I_C}{\Delta I_E}}$$

$$\gamma = \frac{1}{1 - \alpha}$$

यह CC connection के लिए current amplification factor का formula है।

(ii) Expression for collector current

हम जानते हैं $I_C = \alpha I_E + I_{CBO}$

$$I_E = I_B + I_C$$

$$I_E = I_B + \alpha I_E + I_{CBO}$$

$$I_E - \alpha I_E = I_B + I_{CBO}$$

$$I_E (1 - \alpha) = I_B + I_{CBO}$$

$$I_E = \frac{I_B}{1 - \alpha} + \frac{I_{CBO}}{1 - \alpha}$$

$$I_C \approx I_E = (\beta + 1) I_B + (\beta + 1) I_{CBO}$$

Comparison of Transistor Connections

S.No.	Characteristic	Common base	Common emitter	Common collector
1.	Input resistance	Low (about 100-2)	Low (about 750-2)	Very high (about 750k-2)
2.	Output resistance	Very high (about 450k-2)	High (about 45 k-2)	Low (about 2-2)
3.	Voltage gain	about 180	about 500	less than 1
4.	Applications	for high frequency applications	For audio frequency applications	for impedance matching
5.	Current gain	No (less than 1)	High (β)	Appreciable

FET

(Field Effect Transistors)

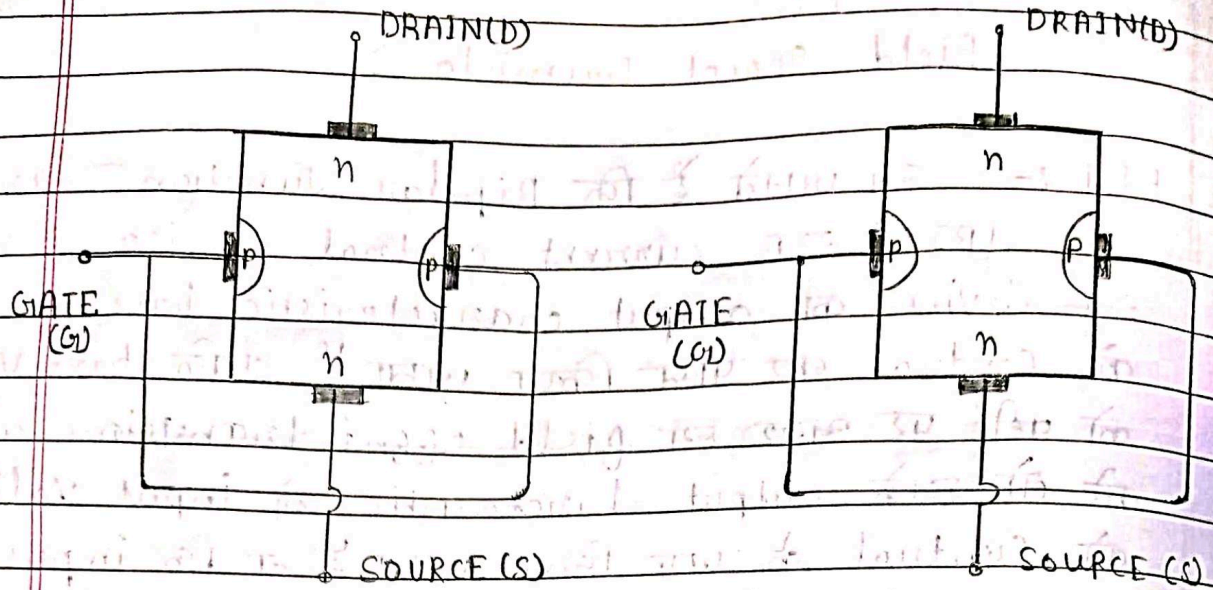
FET :- हम जानते हैं कि Bipolar Junction Transistor (BJT) एक current control device है और इस device का output characteristic base current को control कर प्राप्त किया जाता है ताकि base voltage को वहीं पर रखकर हम field effect transistor की बात करें तो इसके output characteristic को input voltage को control के प्राप्त किया जाता है न कि input - current को वहीं सबसे बड़ा difference होता है BJT व FET में।

दो प्रकार के Field effect Transistor होते हैं :-

- (i) Junction field effect Transistor (JFET)
- (ii) Metal oxide semiconductor field effect Transistor (MOSFET)

JFET :-

Junction field effect transistor एक तीन Terminal semiconductor device है जिसका - Conduction एक ही तरह के carriers द्वारा होता है Electrons या holes के द्वारा।



n-channel JFET (i)

p-channel JFET (ii)

Construction Detail :-

Junction field effect transistor p type या N-Type के Silicon bar से बना होता है दोनों सिरे PN Junction form करती है। ये Bar conducting channel बनाता है charge carrier के अगर ये Bar N Type का होता है तो ये n-channel JFET कहलाता है diagram में बनाया गया है और जो बार p-Type का होता है वो p-channel Junction field effect Transistor कहलाता है यहाँ दो PN Junction field effect एक Diode बनाते है जो जो internally एक Common terminal से Connect रहते है जो Gate कहलाता है और जो बाकी Terminals है वो Drain और Source Bar से बिये जाता है वो Connected रहते है इस तरह से Junction field effect transistor में तीन Terminal होते है :- Gate, Drain, and Source.

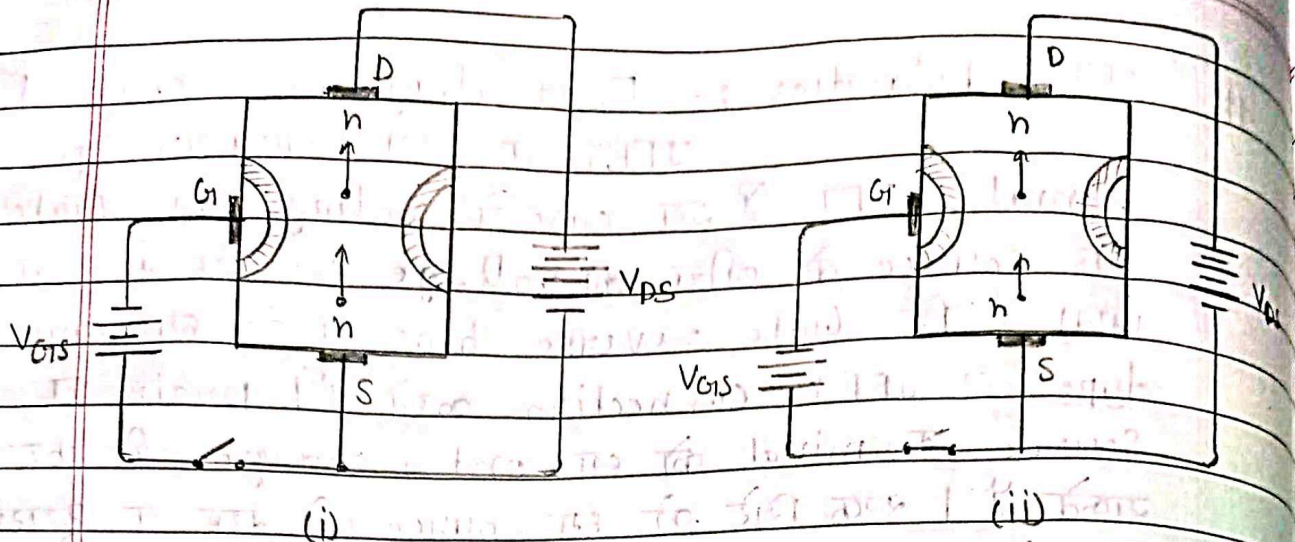
JFET Polarities :- First diagram n-channel JFET व दूसरा diagram p-channel JFET है इस case में Voltage को Gate और Source के बीच का Voltage इस तरह से रखा जाता है कि Gate reverse bias हो ऐसे हम normal type का JFET Connection करते हैं। Drain व Source Terminal को हम enter change भी कर सकते हैं। एक सिरे को हम Source की तरह व दूसरा सिरे को हम Drain की तरह use कर सकते हैं।

Points may be noted :-

1. Junction field effect Transistor के input circuit (Reverse Bias होगा जिसका मतलब यह होगा कि इसका input impedance high है जिसके कारण noise reduction होगा।
2. Drain हमेशा Source के respect में biased होगा क्योंकि Drain current I_D Source से Drain की तरफ flow होता है।
3. सभी प्रकार के JFET में Source current (I_S) Drain current (I_D) के equal होता है।

$$I_S = I_D$$

Principle of JFET :-



Principle :- दोनो तरह दो PN Junction दो depletion layer बनाते हैं। charge carriers (free electron in this case) के द्वारा जो current conduction होता है वो channel के Through होता है ये channel दो depletion layer के बीच होता है। जो Drain से output होता है। channel का Resistance या width। input voltage V_{GS} के change होने के कारण ही control होता है। Reverse Voltage V_{GS} जितना बढ़ेगा उतना ही depletion layer wider होगा और channel के narrow होने का मतलब है Resistance का बढ़ जाना और Source से Drain current का कम हो जाता है। इसी प्रकार से अगर V_{GS} decrease होगी तो depletion layer narrow हो जायेगा व conducting channel wider हो जायेगा इसी principle पर Junction field effect transistor work करता है। इसके शब्दों में कह सकते हैं कि Drain current के Magnitude का change होना V_{GS} के change होने का कारण होता है।

Working :-

(1) जब Voltage V_{DS} Drain व Source के बीच Apply किया जाता है और Voltage Gate terminal zero है दोनों side के दो PN Junction depletion layer बनाते हैं। इन depletion layer के बीच जो channel है वहाँ Source से Drain की तरफ electron flow करते हैं इसी depletion की size से channel का width determine किया जाता है और Bar के Through current का conduction होता है। It's rep'ing the first diagram.

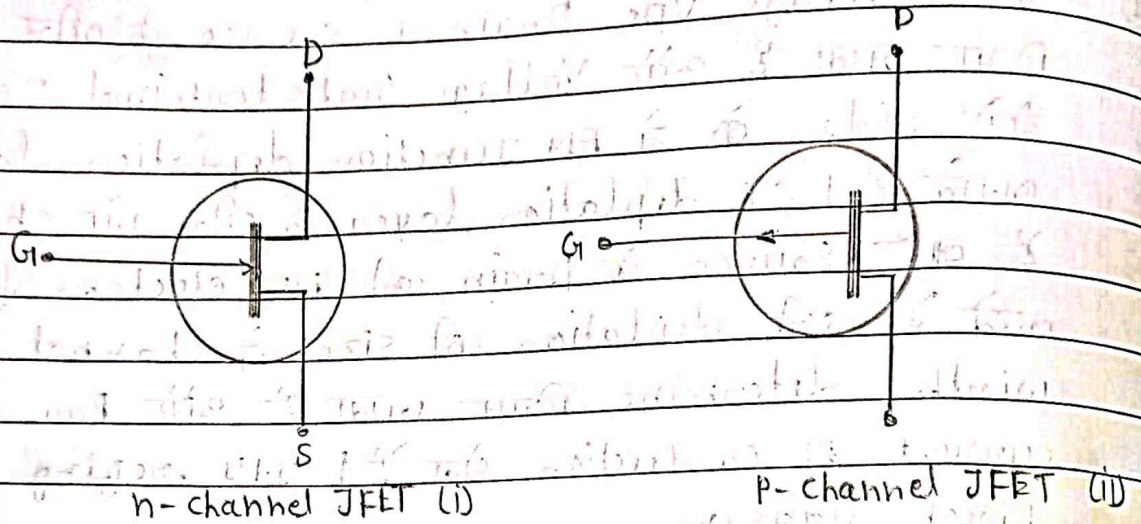
(2) जब reverse Voltage V_{GS} Gate व Source के बीच apply किया जाता है तो depletion layer का width increase हो जाता है। ये conducting channel के width को reduce करता है जो कि n-Type Bar के Resistance को Increase कर देगा। इसी तरह Source से Drain की तरफ current decrease हो जायेगा।

दूसरी तरफ अगर हम देखें अगर Gate का reverse Voltage decrease हो जाये तो depletion layer का width भी decrease हो जायेगा जो की conducting channel की width को increase कर देगा और Source से Drain current प्राप्त होगी।

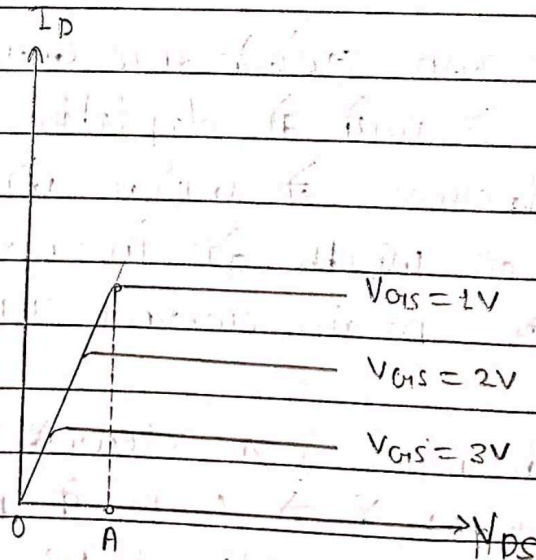
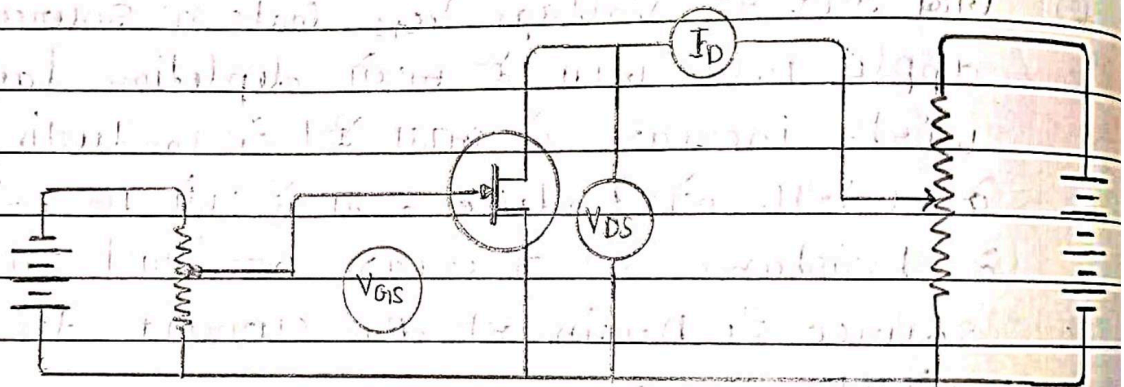
ऊपर के discussion से यह clear है कि Source से Drain की जो current है वो Gate के potential के application पर depend है (electric field) इसी कारण

से से field effect transistor होते हैं।

Schematic symbol of JFET



Output characteristic of JFET :-



Drain current (I_D) और Drain source Voltage (V_{DS}) के बीच से curve बनाते हैं, constant Gate Source Voltage पर इसे हम JFET का output characteristic कहते हैं।

दिये गये circuit के हिसाब से अगर हम V_{DS} को किसी Value पर fix कर दें मान ले कि 1V पर तो Drain source voltage हर step पर change होता जायेगा।

Points:-

- (1) पहले तो ये देखा जायेगा कि Drain current I_D Drain source Voltage V_{DS} के साथ rapidly जाड़े करेगी या बढ़ेगी, फिर एक level पर constant हो जायेगी। Drain source voltage के ऊपर जब I_D constant हो जाये तो इसे हम pinch off voltage कहते हैं जो figure में OA से दर्शाया गया है व V_p से denote करते हैं।
- (2) Pinch off Voltage के बाद channel की जो width है वो बिल्कुल narrow हो जायेगी व depletion layer almost एक दूसरे को छूने लगेगी व इन layers के बीच एक small passage बनेगा जिससे drain current pass होगी। इस लिए Drain current का बढ़ना बहुत कम हो जायेगा और Drain current constant हो जायेगी।
- (3) ये जो characteristic है ये बहुत कुछ Pentode Value के समान होती है।

Important Terms :-

1. Shorted - Gate Drain current (I_{DSS}) :-

ये short circuit Gate का वो Drain current है जहाँ V_{GS} और V_{DS} equal to pinch off Voltage होते हैं। इसे हम कई बार zero bias current भी कहते हैं।

2. Pinch off Voltage (V_p) :-

ये वो minimum Drain source voltage होता है जहाँ Drain current essentially constant होती है।

3. Gate Source cut off Voltage (V_{GS}) :-

ये वो Gate source voltage है जहाँ channel completely cut off हो जाती है व Drain current zero हो जाती है।

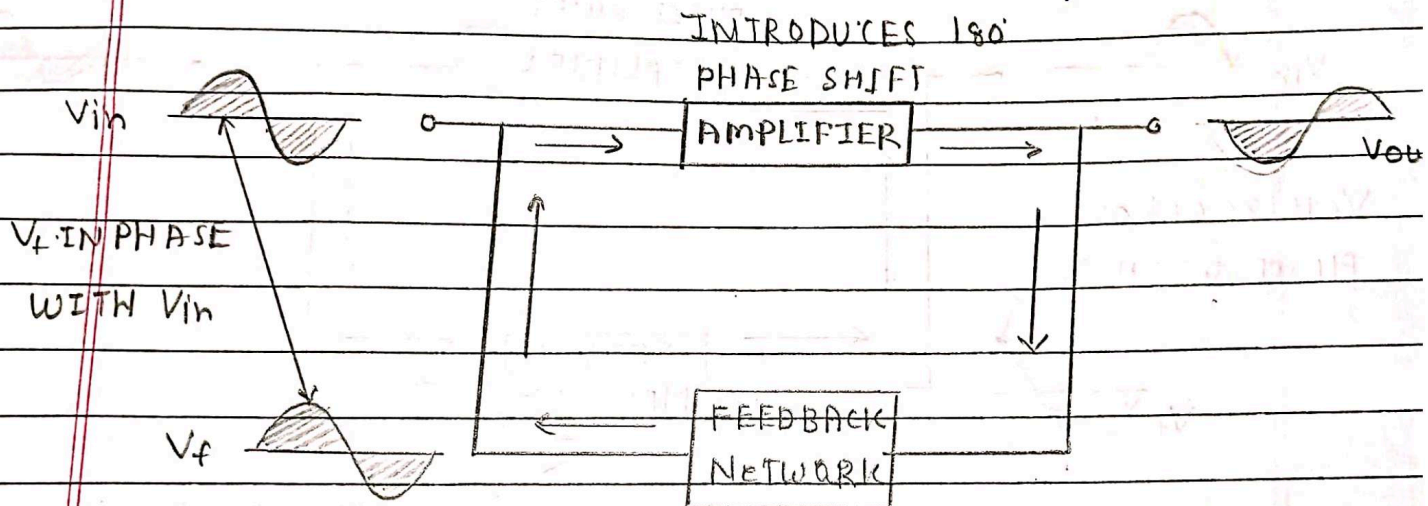
Amplifier with Negative Feedback

Feedback :- The process of injecting a fraction of output energy of some device back to the input is known as feedback.

There are two basic type of feedback in Amplifier.

① Positive feedback :-

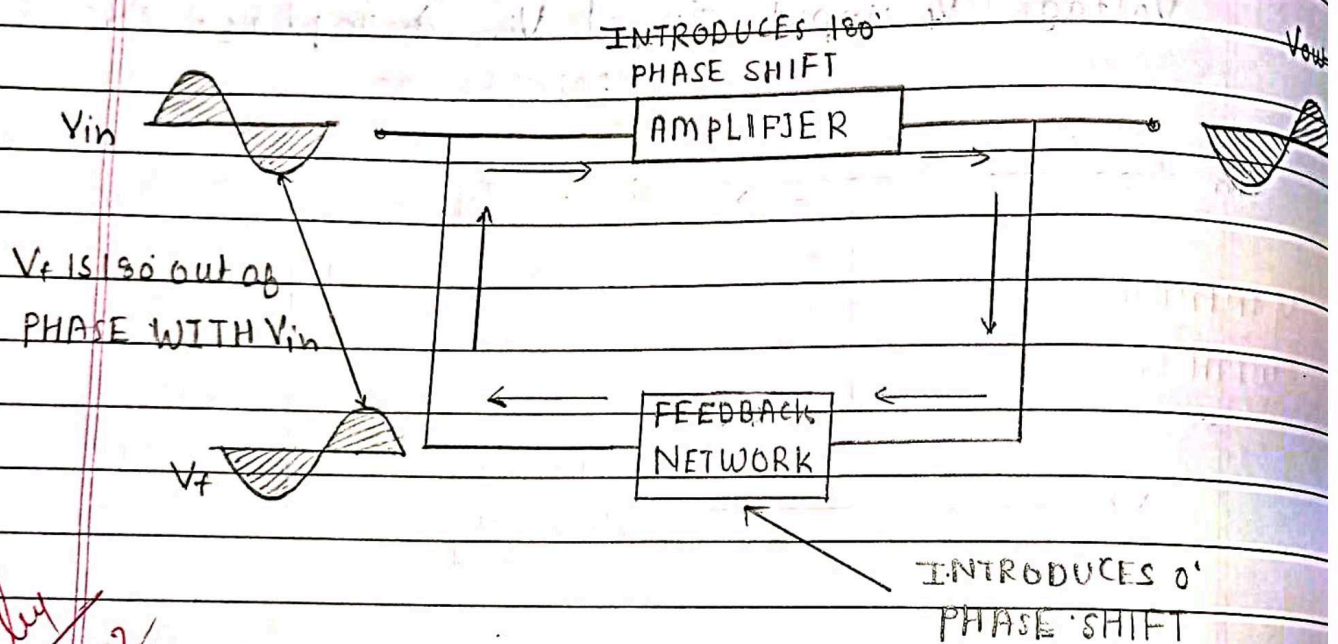
जब feedback energy को inphase किया जाता है input signal से तो उसे हम positive feedback कहते हैं जैसे की circuit diagram में दिखाया गया है। Amplifier और feedback network दोनों मिलकर 180° का Phase shift लाते हैं। इस तरह loop में हमें 360° का Phase shift प्राप्त होता है। जहाँ feedback Voltage V_f input signal V_{in} के inphase होता है।



Positive feedback से Amplifier का Gain काफी increase होता है जिसका सबसे बड़ा disadvantage होता है distortion and instability.

② Negative feedback :-

जब feedback energy को input signal में दिया जाता है तो वो out of phase हो जाती है इसे हम Negative feedback कहते हैं जिसका diagram में दिखाया गया है। Amplifier 180° का phase shift introduces करता है वहीं feedback circuit इस तरह से design होता है कि वो कोई भी phase shift increase न करे [0° phase shift] जिससे ये result मिलता है कि feedback voltage V_f input signal V_{in} के out of phase हो जाये।



~~by~~
03/01/22

Negative feedback amplifier के Gain को Reduce करता है इसका सबसे बड़ा advantage होता है - distortion को Reduce करना है increased band width and stability in gain.